



**Ingegneria Elettronica alla Sapienza:
da oltre 60 anni la formazione sulle tecnologie del futuro.
Presentazione della Laurea Magistrale in Ingegneria Elettronica
Electronics Engineering at Sapienza:
Since more than 60 years education on technologies of future
Presentation of Master Degree in Electronics Engineering**



Cari studenti e docenti,

siete invitati alla **presentazione dell'offerta formativa della Laurea Magistrale in Ingegneria Elettronica** con il doppio curriculum in italiano e in inglese (Master Degree in Electronics Engineering). L'evento è articolato in due sessioni. Nella prima sessione in Italiano avremo illustri esponenti del mondo dell'industria dell'elettronica, che illustreranno sia il ruolo determinante ed essenziale dell'elettronica nella trasformazione digitale che stiamo vivendo, sia le straordinarie opportunità di carriera che un laureato di elettronica di Sapienza può intraprendere attraverso testimonianze personali. La seconda parte, dedicata ai programmi internazionali ed ai percorsi formativi suggeriti nell'offerta didattica, presentata sia in Italiano che in Inglese.



Dear students and professors,

All of you are invited at the presentation of the **Laurea Magistrale in Ingegneria Elettronica** with its double curriculum in Italian and in English (Master Degree in Electronics Engineering). The event is divided in two sessions. In the first session in Italian special guests from the world of the electronic industry will present both the essential role of electronics in the digital transformation of today and the great carrier opportunities for an electronic engineer graduated at Sapienza through personal experiences. The presentations of the second session on the Laurea Magistrale International programs and suggested study plans will be both in Italian and in English languages.

Incontro on line - On line meeting

Zoom link:

<https://uniroma1.zoom.us/j/8217480981?pwd=TTZrTVNiU1JXUDVVCV1FwZ3FiblhBZz09>

ID riunione: 821 7480 9811 Passcode: 262288

Partecipazione interattiva su invito via e-mail a tutti i docenti, relatori, agli studenti della Laurea e della Laurea Magistrale.

Interactive Participation link by e-mail will be sent to professors, speakers, students of Laurea and of the Master Degree

27 Maggio 2021 Giovedì , 27th May 2021 Thursday, h. 15:00-17:00



Programma - Program

Prima sessione – First session, in Italiano, in Italian

- h. 15:00** **Apertura e introduzione**
Presentazione dell'evento e della Laurea Magistrale in Ingegneria Elettronica di Sapienza, Prof. Antonio d'Alessandro, Presidente Consiglio Area Didattica in Ingegneria Elettronica, Sapienza Università di Roma.
- h. 15:15** **Microelettronica al centro della trasformazione digitale**
Keynote speaker, Ing. Alessandro Cremonesi, Vice-President, ST Microelectronics
- h. 15:45** **Domande**
- h. 15:50** **Testimonianza di un Ingegnere Senior laureato alla Sapienza**
Ing. Tiberio Fanti, Digital Design Group Manager at NXP Semiconductors, Austria
- h. 16.05** **Domande**
- h. 16:10** **Il punto di vista di un neolaureato magistrale all'inizio della carriera professionale**
Ing. Davide Bellizia, Post-Doc Researcher, Université Catholique de Louvain, Belgium
- h. 16:25** **Domande**

Seconda sessione - Second session both in Italian and in English

- h. 16:30** **Percorsi internazionali della Laurea Magistrale in Ingegneria Elettronica: Erasmus e Doppi titoli - International programs for Master Degree in Electronics Engineering: Erasmus and Double degree (Italiano/English)**
Prof. Paolo Burghignoli, Sapienza Università di Roma
- h. 16:40** **Percorsi consigliati di LM – Suggested study plans (Italiano/English)**
Prof. Antonio d'Alessandro, Presidente Consiglio Area Didattica in Ingegneria Elettronica, Sapienza Università di Roma
- h. 16:55** **Domande – Questions (Italiano/English)**
- h. 17:00** **Conclusioni – Conclusions**

TUTTE LE LEZIONI della Laurea e della Laurea Magistrale di Giovedì 27 maggio p.v. **saranno sospese dalle 15.00** in poi. **ALL LECTURES** scheduled on Thursday 27st May **will be cancelled from 3:00 pm**, in order to allow meeting attendance.