



DIPARTIMENTO di INGEGNERIA DELL'INFORMAZIONE, ELETTRONICA E TELECOMUNICAZIONI

## Corso di laurea magistrale in Ingegneria Elettronica (LM-29)

### Manifesto degli Studi a.a. 2018-19

#### Regolamento Didattico del Corso di Laurea Magistrale in Ingegneria Elettronica Classe LM-29 Ingegneria dell'Informazione

#### 1. Obiettivi formativi specifici

I laureati nei corsi di Laurea Magistrale in Ingegneria Elettronica della classe devono:

- conoscere approfonditamente gli aspetti teorico-scientifici della matematica e delle altre scienze di base ed essere capaci di utilizzare tale conoscenza per interpretare e descrivere i problemi dell'ingegneria complessi o che richiedono un approccio interdisciplinare;
- conoscere approfonditamente gli aspetti teorico-scientifici dell'ingegneria, sia in generale sia in modo approfondito relativamente a quelli dell'ingegneria elettronica, nella quale sono capaci di identificare, formulare e risolvere, anche in modo innovativo, problemi complessi o che richiedono un approccio interdisciplinare;
- essere capaci di ideare, pianificare, progettare e gestire sistemi, processi e servizi complessi e/o innovativi; - essere capaci di progettare e gestire esperimenti di elevata complessità;
- avere conoscenze nel campo dell'organizzazione aziendale (cultura d'impresa) e dell'etica professionale;
- essere dotati di conoscenze di contesto e di capacità trasversali;
- essere in grado di utilizzare fluentemente, in forma scritta e orale, almeno una lingua dell'Unione Europea oltre l'italiano, con riferimento anche ai lessici disciplinari.

L'ammissione ai corsi di Laurea Magistrale della classe richiede il possesso di requisiti curriculari che prevedano, comunque, un'adeguata padronanza di metodi e contenuti scientifici generali nelle discipline scientifiche di base e nelle discipline dell'ingegneria, propedeutiche a quelle caratterizzanti previste nell'ordinamento della presente classe di Laurea Magistrale.

I corsi di Laurea Magistrale della classe devono inoltre culminare in una importante attività di progettazione, che si concluda con un elaborato che dimostri la padronanza degli argomenti, la capacità di operare in modo autonomo e un buon livello di capacità di comunicazione.

I principali sbocchi occupazionali previsti dai corsi di Laurea Magistrale della classe sono quelli dell'innovazione e dello sviluppo della produzione, della progettazione avanzata, della pianificazione e della programmazione, della gestione di sistemi complessi, sia nella libera professione sia nelle imprese manifatturiere o di servizi che nelle amministrazioni pubbliche. I laureati magistrali potranno trovare occupazione presso imprese di progettazione e produzione di componenti, apparati e sistemi elettronici ed optoelettronici; industrie manifatturiere, settori delle amministrazioni pubbliche e imprese di servizi, che applicano tecnologie e infrastrutture elettroniche per il trattamento, la trasmissione e l'impegno di segnali in ambito civile, industriale e dell'informazione. Gli atenei organizzano, in accordo con enti pubblici e privati, *stages* e tirocini.

#### 2. Conoscenze richieste per l'accesso e crediti riconoscibili

L'accesso alla Laurea Magistrale in Ingegneria Elettronica è regolamentato dai sottoindicati criteri per la verifica dei requisiti curriculari.

1. I laureati di primo livello in Ingegneria Elettronica presso l'Università di Roma "La Sapienza" (ordinamento DM 509/99 o 270/04) sono ammessi senza vincoli sul curriculum della Laurea Magistrale (come specificato nel Manifesto).



2. I laureati di primo livello in Ingegneria delle Comunicazioni presso l'Università di Roma "La Sapienza" (ordinamento DM 509/99 o 270/04) sono ammessi con curriculum differenziato. Rispetto al Manifesto di seguito riportato, a seguito di una valutazione dei contenuti acquisiti nella carriera individuale degli allievi, è facoltà del CAD proporre percorsi differenziati sino ad un massimo di 12 crediti.
3. I laureati di primo livello nella Classe dell'Ingegneria dell'Informazione (Classe 8 nell'ordinamento del DM 270/04 e Classe 9 nell'ordinamento del DM 509/99), esclusi quelli indicati al punto precedente, sono ammessi con curriculum differenziato. Per tali allievi, all'atto della domanda di iscrizione, il CAD effettuerà una verifica della carriera pregressa, a seguito della quale sarà individuato un percorso formativo, che potrà prevedere una differenziazione nel percorso formativo della Laurea Magistrale fino ad un massimo di 18 crediti. Per i laureati provenienti dall'Università di Roma "La Sapienza" saranno indicati i percorsi differenziati.
4. Per i laureati di primo livello in Ingegneria Elettrica, Ingegneria Elettrotecnica, Ingegneria Aerospaziale ed Ingegneria Clinica presso l'Università di Roma "La Sapienza" (ordinamento DM 509/99 o 270/04), il CAD effettuerà una valutazione preventiva della carriera pregressa. Gli studenti saranno ammessi alla laurea Magistrale in Ingegneria Elettronica se la somma dei crediti riconoscibili per insegnamenti appartenenti agli SSD di base, caratterizzanti e affini (MAT, FIS, CHIM, ING-INF, ING-IND) è complessivamente non inferiore a 100 crediti. In tal caso, sarà individuato un percorso formativo che potrà prevedere una differenziazione nel percorso formativo della Laurea Magistrale fino ad un massimo di 24 crediti.
5. Per i laureati di primo livello non inclusi nei punti 1), 2), 3) precedenti o per gli studenti che abbiano altro titolo riconosciuto idoneo, il CAD effettuerà una valutazione preventiva della carriera pregressa. Gli studenti saranno ammessi alla laurea Magistrale in Ingegneria Elettronica se la somma dei crediti riconoscibili per insegnamenti appartenenti agli SSD (MAT, FIS, CHIM, ING-INF, ING-IND, INF, SECS) è complessivamente non inferiore a 120 crediti. In tal caso, sarà individuato un percorso formativo che potrà prevedere una differenziazione nel percorso formativo della Laurea Magistrale fino ad un massimo di 30 crediti.

Per ogni richiesta di trasferimento verrà esaminato il curriculum dello studente, attraverso l'esame dei programmi dei corsi sostenuti. Sulla base di questo esame sarà individuato un percorso formativo, che potrà prevedere una differenziazione nel percorso formativo della Laurea Magistrale fino ad un massimo di 45 crediti.

La preparazione personale viene in primo luogo valutata con riferimento alla media conseguita negli esami di profitto della Laurea di primo livello. È ritenuta adeguata se la media è non inferiore a 21/30, ovvero se ha conseguito il titolo di primo livello in corso; in tal caso lo studente può accedere direttamente alla Laurea Magistrale in Ingegneria Elettronica. Per gli studenti la cui media degli esami di profitto nella laurea di primo livello sia inferiore a 21/30, può essere richiesto un colloquio individuale di valutazione della preparazione personale.

### 3. Descrizione del percorso

Il curriculum degli studi si basa sul principio generale che l'ingegnere elettronico magistrale deve poter intervenire in maniera autonoma su sistemi complessi, utilizzando conoscenze in molteplici campi dell'ingegneria dell'Informazione e spesso dell'intera Ingegneria. È quindi necessaria una conoscenza avanzata delle discipline dell'ingegneria, sia nelle aree specifiche dell'elettronica, delle telecomunicazioni e dell'informatica, sia nelle principali aree affini.

Il percorso formativo prevede quindi sia una formazione avanzata di base, comprendente insegnamenti di matematica e di fisica, sia una formazione nell'area dell'informazione in particolare in Elettronica, Campi elettromagnetici, Telecomunicazioni. Il fine di tale formazione è quello di rendere l'ingegnere Elettronico preparato ad intervenire nelle molteplici aree di applicazione dei sistemi elettronici e renderlo capace di seguire i rapidi cambiamenti che si prevedono nel settore dell'ingegneria dell'informazione.

Accanto ad una formazione comune a tutti i percorsi, saranno offerti completamenti curriculari specializzati nelle diverse aree di applicazione dell'Elettronica. Il percorso formativo prevede inoltre una particolare attenzione all'esperienza pratica, con laboratori specializzati secondo le diverse aree applicative. Per ogni credito erogato sono considerati 8 ore di lezione in aula (12 nei corsi di laboratorio) e 25 ore di preparazione individuale.



La verifica dell'apprendimento avviene di norma attraverso un esame (E) che può prevedere prove orali e/o scritte secondo modalità definite dal Docente e comunicate insieme al programma sul sito <http://ingegneriaelettronica.uniroma1.it>. Per alcune attività non è previsto un esame ma una valutazione di idoneità (V); anche in questo caso le modalità di verifica sono definite dal docente.

**Caratteristiche della prova finale.** La prova finale consiste nella discussione della tesi di Laurea Magistrale e comporta l'acquisizione di 17 crediti formativi, secondo quanto descritto nell'Offerta formativa in calce a questo documento.

La tesi di Laurea Magistrale viene svolta dal candidato sotto la supervisione di un docente del Consiglio d'Area in Ingegneria Elettronica e costituisce un banco di prova per la verifica delle conoscenze acquisite dallo studente e della sua capacità di approfondirle ed applicarle in modo autonomo in un contesto specifico. La prova finale deve pertanto valutare l'elaborato del candidato con riferimento ai risultati di apprendimento attesi.

La prova finale sarà coordinata con le materie di insegnamento del corso di Laurea Magistrale e con le attività di cui al DM 270/04 articolo 10, comma 5, lettera d, per quanto attiene alle abilità informatiche ed all'apertura verso il mondo della progettazione elettronica.

#### 4. Sbocchi occupazionali e professionali previsti per i laureati

Gli sbocchi professionali della Laurea Magistrale in Ingegneria Elettronica sono connessi all'impiego dei sistemi elettronici in applicazioni quali:

- Sistemi di telecomunicazioni
- Sistemi di telerilevamento e radiolocalizzazione
- Sistemi per il trattamento dell'informazione
- Sistemi biomedicali
- Sistemi per l'ambiente
- Sistemi per la gestione dell'energia
- Sistemi di automazione e controllo industriale
- Sistemi di informazione in ambito aeronautico e aerospaziale
- Sistemi optoelettronici e fotonici
- Elettronica di consumo
- Tecnologie microelettroniche e nanoelettroniche

In questi settori l'Ingegnere Elettronico con Laurea Magistrale può svolgere la sua attività come progettista, ingegnere di produzione, gestore/manutentore di sistemi e processi, ingegnere della qualità di sistemi elettronici, tecnico-commerciale per l'analisi di mercato e l'assistenza agli utenti.

#### 5. Obiettivi formativi specifici del Corso

Obiettivo del Corso di Laurea Magistrale in Ingegneria Elettronica è formare un Ingegnere in grado di progettare e sviluppare tecnologie e sistemi elettronici per la generazione, il trattamento, la trasmissione e la memorizzazione dell'informazione, nell'ambito dei più diversi contesti applicativi. Le moderne tecnologie dell'informazione e delle telecomunicazioni costituiscono un tutto unico difficilmente divisibile in settori distinti. Se da un lato i sistemi ICT (Information & Communication Technology) richiedono una pluralità di contributi tecnico-scientifici, dall'altro i componenti elettronici sono diventati essi stessi veri e propri sistemi integrati, in grado di determinare le prestazioni dei sistemi di cui fanno parte e che ne condizionano la progettazione.

La caratteristica che distingue in modo specifico gli obiettivi formativi della Laurea Magistrale in Ingegneria Elettronica è quella di considerare i sistemi elettronici nella loro complessità e interezza tenendo conto delle problematiche di progettazione e realizzazione dei suoi componenti (sia hardware che software). La Laurea Magistrale in Ingegneria Elettronica fornisce le competenze necessarie a questa complessa figura professionale approfondendo i temi propri delle



tecnologie dell'informazione e della comunicazione, per l'uomo e per l'ambiente. Si delinea così un corso di studio che, basandosi sui fondamenti di matematica, fisica, informatica ed elettronica, già in possesso degli studenti grazie alla preparazione acquisita nel primo livello di laurea, li approfondisce e ne sviluppa le potenzialità applicative indirizzando l'insegnamento verso il progetto e la gestione di sistemi elettronici.

**Finalità del percorso formativo.** Il Manifesto è organizzato per permettere le seguenti specializzazioni professionali, da definire a livello del piano di studi e dettagliate nell'Offerta formativa in calce a questo documento:

- Circuiti ed algoritmi per l'elaborazione dell'informazione
- Sistemi elettronici distribuiti
- Progettazione di dispositivi e sistemi alle alte frequenze
- Progettazione elettronica
- Optoelettronica e fotonica
- Tecnologie microelettroniche
- Elettronica per l'ambiente e sistemi complessi
- Telerilevamento e osservazione della Terra
- Sistemi microelettronici digitali
- Sistemi elettronici per la Bioingegneria
- Sistemi elettronici per le Telecomunicazioni
- Acceleratori di particelle e laser
- Electronic and communication systems in English

Il Manifesto dall'a.a. 2018-19 prevede:

- un curriculum in lingua italiana (LMIE, Laurea magistrale in Ingegneria Elettronica);
- un curriculum in lingua inglese (MDEE, Master Degree in Electronics Engineering);
- doppio titolo italo-francese;
- doppio titolo italo-venezuelano;
- doppio titolo anglo-americano con Georgia Tech (Atlanta, USA, Lorraine, FR)

**Capacità professionali.** Le competenze progettuali fornite all'Ingegnere Elettronico sono relative alle applicazioni dei sistemi elettronici nel trattamento dell'informazione e della comunicazione. Esse si articolano in: - teoria dei circuiti, dei controlli automatici, dei segnali e dell'informazione; - metodologie di progettazione e realizzazione dei sistemi elettronici (Computer Aided Design CAD e Computer Aided Manufacturing CAM) e delle strutture elettromagnetiche radiative e guidanti; - tecnologie realizzative dei sistemi elettronici: circuiti micro e nano elettronici, tecniche circuitali delle strutture distribuite, tecnologie dei semiconduttori e fotoniche; - applicazioni dei sistemi elettronici nei sistemi di elaborazione dell'informazione e nei sistemi di telecomunicazioni terrestri e spaziali, acquisizione e presentazione dei dati, programmazione di sistemi elettronici dedicati; - principi metodologici per il controllo di qualità, l'economia e la gestione dei sistemi elettronici. Le capacità professionali fornite al Laureato Specialista in Ingegneria Elettronica gli consentono di applicarsi ai più diversi campi della ricerca, della progettazione e della produzione grazie alla flessibilità di una cultura acquisita basandosi sui modelli matematici e sulle operazioni di identificazione e simulazione. L'insieme delle competenze acquisite consente all'Ingegnere Elettronico magistrale di padroneggiare tutte le parti del sistema e di armonizzarle in un organismo efficiente.

## 6. Percorso formativo della Laurea Magistrale

Il curriculum degli studi si basa sul principio generale che l'ingegnere elettronico magistrale deve poter intervenire in maniera autonoma su sistemi complessi, utilizzando conoscenze in molteplici campi dell'ingegneria dell'Informazione e spesso dell'intera Ingegneria. E' quindi necessaria una conoscenza avanzata delle discipline dell'ingegneria, sia nelle aree specifiche dell'elettronica, delle telecomunicazioni e dell'informatica, sia nelle principali aree affini. Il percorso formativo prevede quindi sia una formazione avanzata di base, comprendente insegnamenti di matematica e di fisica, sia una



formazione nell'area dell'informazione in particolare in Elettronica, Campi elettromagnetici, Telecomunicazioni. Il fine di tale formazione è quello di rendere l'ingegnere Elettronico preparato ad intervenire nelle molteplici aree di applicazione dei sistemi elettronici e renderlo capace di seguire i rapidi cambiamenti che si prevedono nel settore dell'ingegneria dell'informazione. Accanto ad una formazione comune a tutti i percorsi, saranno offerti completamenti curricolari specializzati nelle diverse aree di applicazione dell'Elettronica. Il percorso formativo prevede inoltre una particolare attenzione all'esperienza pratica, con laboratori specializzati secondo le diverse aree applicative. Si rinvia al Regolamento Didattico per la definizione della quota di tempo riservata allo studio individuale.

**Conoscenza e comprensione.** Il laureato magistrale in Ingegneria elettronica conosce, per l'impostazione che è data al corso di studio fondato sul rigore metodologico delle materie scientifiche e per il consistente tempo dedicato allo studio personale, gli aspetti fondamentali delle teorie, anche più recenti, che sono alla base dell'ingegneria Elettronica, avendo integrato le conoscenze acquisite durante i percorsi di primo livello con approfondimenti metodologici e teorici.

In dettaglio, il laureato magistrale in Ingegneria Elettronica deve conoscere e apprezzare:

- la valenza teorico-scientifica della matematica, della fisica e delle altre scienze di base per poterle utilizzare nella definizione di modelli adatti all'interpretazione e descrizione dei problemi legati all'uso dell'elettronica dell'elettromagnetismo e delle misure elettriche in sistemi dell'informazione;
- gli aspetti teorico-scientifici dell'ingegneria dell'informazione, per poter identificare, formulare e risolvere in modo innovativo i problemi complessi legati alla raccolta elaborazione, memorizzazione e fruizione dell'informazione in sistemi complessi, distribuiti e che possono utilizzare variegate tipologie di tecnologie;
- gli aspetti teorico-applicativi di settori specifici dell'ingegneria elettronica (elettronica, elettromagnetismo, le misure elettriche) con riferimento a specifiche problematiche di ricerca;
- gli aspetti teorico-applicativi dei grandi sistemi basati su reti di nodi intelligenti, software di sistema e caratterizzazione delle varie tipologie di intervento per la gestione di eventi naturali e sviluppo di applicazioni ambientali.
- l'organizzazione aziendale (industrie, agenzie internazionali, enti normativi) che è alla base dello sviluppo e della ricerca nel settore elettronico e dell'informazione europeo e trans europeo;
- l'etica professionale. Il laureato magistrale in Ingegneria Elettronica deve essere in grado di elaborare soluzioni tecniche originali e innovative, partendo da quelle già note attraverso lavori scientifici disponibili in letteratura, e di essere in grado di contribuire in modo efficace alle attività di gruppi di ricerca o di progetto, anche internazionali, operanti su temi di riferimento del curriculum e di sviluppare in piena autonomia la tesi di Laurea Magistrale.

Gli strumenti didattici sono quelli tradizionali delle lezioni e delle esercitazioni. Alcuni insegnamenti prevedono una componente progettuale e/o attività di laboratorio. La verifica delle capacità di comprensione viene effettuata tramite le prove scritte e/o orali previste per gli esami di profitto e per le altre attività formative.

**Capacità e approfondimento.** Il laureato magistrale in Ingegneria Elettronica, è in grado di applicare le conoscenze acquisite per l'analisi e la progettazione di sistemi di acquisizione e trattamento dell'informazione, elemento determinante nella attuale società della comunicazione. L'elevato grado di approfondimento delle conoscenze offerte, sia di base che caratterizzanti, anche con una valutazione del grado di padronanza delle conoscenze acquisite, favorisce l'acquisizione di una capacità autonoma di rielaborazione delle informazioni.

Le capacità acquisite permettono di partecipare allo sviluppo di soluzioni tecniche adeguate alla progettazione, dimensionamento, manutenzione e gestione, anche economica, di sistemi di gestione dell'informazione innovativi. Gli strumenti didattici sono quelli tradizionali delle lezioni e delle esercitazioni. Alcuni insegnamenti prevedono una componente progettuale e/o attività di laboratorio, con l'obiettivo di sviluppare le capacità di applicare conoscenza.

La verifica delle capacità di applicare conoscenza viene effettuata tramite le prove scritte e/o orali previste per gli esami di profitto e per le altre attività formative, in particolare, tramite la prova finale e le prove di esame delle discipline che prevedono un'attività progettuale.



**Autonomia di giudizio.** Il laureato magistrale in Ingegneria Elettronica deve avere la capacità di analizzare e progettare sistemi elettronici, valutando l'impatto delle soluzioni elettroniche nel contesto applicativo, sia relativamente agli aspetti tecnici che agli aspetti organizzativi. Gli insegnamenti caratterizzanti previsti nella laurea in Ingegneria Elettronica, in particolare attraverso lo svolgimento di esercitazioni individuali e di gruppo, permettono di sviluppare la capacità di valutazione critica dei diversi sistemi che possono contribuire all'elaborazione dell'informazione.

Nel piano di studi trovano anche collocazione attività in cui gli studenti possono applicare le teorie a loro presentate, al fine di sviluppare le capacità relazionali e di lavoro in gruppo, le capacità di selezionare le informazioni rilevanti, e di prendere coscienza delle implicazioni sociali ed etiche delle attività di studio. Gli strumenti didattici sono quelli tradizionali delle lezioni e delle esercitazioni. Alcuni insegnamenti prevedono una componente progettuale e/o attività di laboratorio. La preparazione della prova finale e lo sviluppo di attività progettuali hanno, in particolare, l'obiettivo di sviluppare l'autonomia di giudizio.

La verifica dell'autonomia di giudizio viene effettuata tramite le prove scritte e/o orali previste per gli esami di profitto e per le altre attività formative, in particolare tramite la prova finale e tramite le prove di esame delle discipline che prevedono un'attività progettuale.

**Abilità comunicative.** Il laureato magistrale in Ingegneria Elettronica deve essere in grado di interagire efficacemente con specialisti di diversi settori dell'ingegneria al fine di comprendere in maniera efficace i termini di intervento dei sistemi elettronici nei diversi ambiti applicativi. Il laureato in Ingegneria Elettronica deve saper descrivere in modo chiaro e comprensibile soluzioni ed aspetti tecnici di tipo elettronico ed elettromagnetico. In particolare deve saper collaborare alla pianificazione e conduzione della formazione.

Il laureato magistrale in Ingegneria Elettronica deve inoltre essere in grado di utilizzare fluentemente, in forma scritta e orale, almeno una lingua dell'Unione Europea oltre all'italiano, con riferimento ai lessici disciplinari. Gli strumenti didattici sono quelli tradizionali delle lezioni e delle esercitazioni e della preparazione della prova finale. Sono inoltre previsti seminari rivolti all'acquisizione di abilità comunicative. La verifica delle abilità comunicative viene effettuata tramite le prove scritte e/o orali previste per gli esami di profitto e per le altre attività formative, in particolare tramite la prova finale.

**Capacità di apprendimento.** Il laureato magistrale in Ingegneria Elettronica, come conseguenza dell'impostazione didattica e del rigore metodologico dell'intero corso di studio, è in grado di acquisire autonomamente nuove conoscenze di carattere tecnico relative agli argomenti tema del corso stesso a partire dalla letteratura scientifica e tecnica nel settore specifico, dell'intera Ingegneria dell'Informazione.

Gli strumenti didattici sono quelli tradizionali delle lezioni e delle esercitazioni. Le attività di studio individuale prevedono in molti casi la consultazione della letteratura tecnica del settore. La verifica delle capacità di apprendimento viene effettuata tramite le prove scritte e/o orali previste per gli esami di profitto e per le altre attività formative, in particolare tramite la prova finale.

**Ambiti occupazionali.** Gli sbocchi professionali della Laurea Magistrale in Ingegneria Elettronica sono connessi all'impiego dei sistemi elettronici in applicazioni quali: Sistemi di telecomunicazioni, Sistemi per il trattamento dell'informazione, Sistemi biomedicali, Sistemi per l'ambiente, Sistemi per la gestione dell'energia, Sistemi di automazione e il controllo industriale, Elettronica di consumo, Micro e Nanotecnologie elettroniche, Sistemi di informazione in ambito aeronautico e aerospaziale.

Nei suddetti settori l'Ingegnere Elettronico magistrale può svolgere la sua attività come progettista, ingegnere di produzione, gestore/manutentore di sistemi e processi, ingegnere della qualità di sistemi elettronici, tecnico-commerciale per il marketing e l'assistenza utenti.

## 7. Motivazioni dell'inserimento nelle attività affini di settori previsti dalla classe

L'ampiezza delle tematiche connesse con il settore scientifico-disciplinare ING-INF/01 implica che esso comprenda sia argomenti fondamentali nelle applicazioni dell'Ingegneria Elettronica quali applicazioni radio, anche dette a banda frazionata stretta, le architetture dei sistemi integrati digitali, e le applicazioni dell'elettronica analogica che devono trovare



spazio tra le materie caratterizzanti il Corso di Laurea Magistrale, sia argomenti più specifici e legati ad applicazioni specialistiche, ed esempio l'elettronica per l'ambiente, le apparecchiature elettromedicali, le nanotecnologie elettroniche.

Queste ultime tematiche possono completare la formazione dell'Ingegnere Elettronico affiancate a materie affini e integrative. Lo stesso si può affermare delle tematiche riferibili al settore scientifico-disciplinare ING-INF/02: esso comprende sia argomenti di fondamenti di campi elettromagnetici e di microonde che possono trovare spazio tra le materie caratterizzanti, sia argomenti più specificamente applicati a particolari sistemi (ad esempio le applicazioni dell'elettromagnetismo all'analisi ambientale, alla meteorologia, alla compatibilità e coesistenza di sistemi radio o elettronici in generale) che possono completare la formazione dell'Ingegnere Elettronico affiancate a materie affini ed integrative.

I regolamenti didattici assicureranno che nelle attività formative affini saranno comunque assicurati un numero rilevante di crediti attribuiti a settori diversi da quelli caratterizzanti. Il corso di Laurea specialistica in Ingegneria Elettronica, precedentemente, e la Laurea magistrale in Ingegneria Elettronica, successivamente, hanno mantenuto un ampio spettro di attività didattiche, assumendo il ruolo di collegamento tra attività diverse, industriali e dell'informazione, in cui risulta determinante il contributo dell'elettronica.

Nel corso magistrale inoltre è riconosciuto alle Scienze di Base (matematica, fisica) un ruolo metodologico rilevante che consente al laureato di adeguare nel tempo le sue conoscenze alla rapida evoluzione della tecnologia, evitando il pericolo d'invecchiamento professionale.

## 8. Organizzazione e responsabilità della qualità a livello del Corso di Studio

Il Consiglio di area didattica (CAD) è organizzato in vari organi e commissioni al fine di assicurare il governo e il controllo di qualità dei processi didattici e formativi (tra parentesi la competenza e il numero di docenti):

- Giunta di Presidenza e OSSERVATORIO DIDATTICO:
- Commissione DIDATTICA (piani di studio, verifiche requisiti, passaggi, trasferimenti: 5+1)
- Commissione QUALITA' (rapporto di autovalutazione, qualità della didattica, statistiche: 4+1)
- Commissione INTERNAZIONALIZZAZIONE (corsi in inglese, docenze internaz., ERASMUS: 5+1)
- Commissione FORMAZIONE (stage aziendali, part-time, JobSOUL, SOrt, percorsi di eccellenza: 4+1)
- Commissione DISSEMINAZIONE (sito e strumenti di rete, scuole, Porte aperte, seminari: 4+2)

Le Commissioni procedono al monitoraggio delle azioni correttive indicate nel Rapporto di Riesame con riunioni periodiche, il cui calendario viene definito a valle del completamento delle operazioni a livello di Facoltà e di Ateneo.

I referenti per il servizio di Tutorato degli studenti e supporto alla compilazione dei Piani di Studio sono organizzati per aree (tra parentesi il numero di docenti):

- Area Circuiti e algoritmi (2)
- Area Elettronica analogica (2)
- Area Elettronica digitale (2)
- Area Tecnologie elettroniche (2)
- Area Optoelettronica (2)
- Area Microonde e campi e.m. (2)
- Area Elettronica ambientale (2)
- Area Osservazione della Terra (2)
- Area Bioingegneria (2)
- Area Comunicazioni (2)
- Area Fisica moderna (2)

Sono previsti referenti per il coordinamento con altri corsi di studio (in mutuaione/fruizione):

- Ing. Biomedica (1)
- Ing. Nanotecnologie (1)



- Ing. Aerospaziale (1)
- Ing. Comunicazioni (1)
- Ing. Gestionale (1)

## 9. Il Corso di studio in breve e le sue infrastrutture

Il corso di Laurea Magistrale di Ingegneria Elettronica intende formare un ingegnere in grado di progettare e sviluppare tecnologie e sistemi elettronici per la generazione, il trattamento, la trasmissione e la memorizzazione dell'informazione nell'ambito dei più diversi contesti applicativi, tenendo anche conto delle problematiche di progettazione e realizzazione dei loro componenti (sia hardware che software).

La Laurea Magistrale in Ingegneria Elettronica fornisce le competenze necessarie a questa complessa figura professionale approfondendo i temi propri delle tecnologie dell'informazione e della comunicazione, per l'uomo e per l'ambiente. Si delinea, così, un Corso di Studio che, basandosi sui fondamenti di matematica, fisica, informatica ed elettronica, già in possesso degli studenti grazie alla preparazione acquisita nella laurea, li approfondisce e ne sviluppa le potenzialità applicative indirizzando l'insegnamento verso il progetto e la gestione di sistemi elettronici.

**Aule.** Le aule utilizzate dal Corso di Laurea in Ingegneria Elettronica sono quelle presenti nelle sedi didattiche di Via Eudossiana. La gestione è affidata alla Facoltà I3S.

**Laboratori e Aule Informatiche.** I laboratori e le aule Informatiche utilizzate dal Corso di Laurea in Ingegneria Elettronica sono quelle presenti nelle sedi didattiche di Via Eudossiana. La gestione è affidata alla Facoltà I3S.

**Sale Studio.** Le Sale studio offerte dal Corso di Laurea in Ingegneria Elettronica sono quelle presenti nelle sedi didattiche di Via Eudossiana (3 sale lettura). La gestione è affidata alla Facoltà I3S.

**Biblioteche.** Le biblioteche utilizzate dal Corso di Laurea in Ingegneria Elettronica sono quelle presenti nelle sedi didattiche di Via Eudossiana, oltre a quelle dell'ateneo. La gestione è affidata alla Facoltà I3S.

## 10. Manifesto e regolamento didattico LM-29 - a.a. 2018-19.

Titoli, crediti, distribuzione temporale degli insegnamenti relativamente al Manifesto dell'a.a. 2018-19 (e copertura didattica virtuale per il biennio a.a. 2018-20) sono riportati di seguito unitamente alla descrizione delle regole di svolgimento della prova finale.





**Laurea Magistrale (LM-29)**  
**Curriculum in italiano – Laurea Magistrale in Ingegneria Elettronica (LMIE)**  
Sintesi del Manifesto - Regolamento Didattico - a.a. 2018-19

**Insegnamenti comuni OBBLIGATORI per tutti i percorsi formativi (66 CFU):**

Digital integrated system architectures	(9 CFU, in inglese)
Componenti elettronici integrati	(6+3 CFU, in italiano, unità didattica integrata - UDI)
Electrical communications	(9 CFU, in inglese)
Microonde	(9 CFU, in italiano)
Radiofrequency electronic systems	(9 CFU, in inglese)
Laboratorio multidisciplinare di elettronica	(15 CFU, in inglese, unità didattica integrata - UDI)
Advanced mathematics <i>da scegliere tra:</i>	(6 CFU, in inglese)
<i>Discrete mathematics</i>	<i>(se non già sostenuto nel Corso di Laurea)</i>
<i>Mathematical methods for information eng.</i>	<i>(se non già sostenuto nel Corso di Laurea)</i>

**Elenco e distribuzione temporale degli insegnamenti con copertura didattica virtuale a.a. 2018-20:**

INSEGNAMENTO	CFU	Tipo	SSD	L	SEM	DOCENTE 2018-20
<b>I ANNO – (63 CFU = 33 CFU 1° sem. + 30 CFU 2° sem.) Sede: Via Eudossiana - a.a 2018/19</b>						
1. Microonde	9	B	Ing-Inf/02	IT	1	Cicchetti
2. Electrical communications	9	C	Ing-Inf/03	IT	1	Di Benedetto
3. Componenti elettronici integrati (UDI)	6+3	B	Ing-Inf/01	IT	1	Irrera
4. <i>Insegnamento del Percorso Formativo</i>	6	C	---	IT,EN	1	-----
5. Digital integrated system architectures	9	B	Ing-Inf/01	EN	2	Olivieri
6. Radiofrequency electronic systems	9	B	Ing-Inf/01-02	EN	2	Tommasino 5, Pisa 4
7. Advanced mathematics	6	C	Mat/03-05	IT,EN	2	Capparelli o Loreti
9. <i>Insegnamento del Percorso Formativo</i>	6	C	---	IT,EN	2	-----
<b>II ANNO – (57 CFU = 19 CFU 1° sem. + 38 CFU 2° sem.) Sede: Via Eudossiana - a.a 2019/20</b>						
Elementi di comunicazione tecnico-scientifica	1	F	---	IT	3	Marzano
9a. Laboratorio multidisciplinare di elettronica I	6	B	Ing-Inf/02,Fis/01	IT	3	Pisa 3, Mostacci 3
10. <i>Insegnamento del Percorso Formativo</i>	6	C	---	IT,EN	3	-----
11. <i>Insegnamento del Percorso Formativo</i>	6	C	---	IT,EN	3	-----
9b. Laboratorio multidisciplinare di elettronica II	9	B	Ing-Inf/01, 03	EN	4	Balsi/Menichelli 5, Biagi/Tom. 4
12a. Insegnamento a scelta libera dello studente	6	C	---	IT,EN	4	-----
12b. Insegnamento a scelta libera dello studente	6	C	---	IT,EN	4	-----
Prova finale - Tesi di laurea magistrale	17	E	---	IT,EN	2	Relatore
<b>Totali CFU</b>	<b>120</b>					

**Note:**

- Per la legenda dei simboli, si veda Tabella analoga per Laurea LM-8.
- Il **totale degli insegnamenti** è 12 (il Lab. multidisciplinare è 1 esame; i 2 corsi a scelta sono 1 modulo)
- I CFU totali associati ad ogni **Percorso Formativo** sono 36 (4 esami da 6 CFU + 2 a scelta dello studente).
- I **CFU a scelta** dello studente sono 12 nell'ambito dell'offerta formativa complessiva LM della Sapienza.
- L'**allocazione temporale** degli insegnamenti da scegliere può variare per i vari Percorsi Formativi.
- Nel Gruppo opzionale **Complementi di Matematica** sono presenti i corsi:

Complementi di matematica	CFU	Tipo	SSD	A	SEM	DOCENTE
7. Discrete mathematics	6	C	Mat/03	I	2	Capparelli
7. Mathematical methods for information engineering	6	C	Mat/05	I	2	Loreti

**Prova finale - Tesi di laurea (fino a 10 punti):**

- Fino a 8 punti per l'esecuzione e presentazione del lavoro di tesi; per richieste di punteggio  $\geq 6$  il relatore deve richiedere il giudizio di un controrelatore, nominato tra i membri della Commissione.
- Fino a 2 punti per curriculum (*2 se esami espletati entro il 31 gennaio del 2° a.a., 0 altrimenti*)
- La conversione in centodecimi (110) della votazione è ottenuta come media pesata dai CFU di ogni esame. Ogni lode vale 0,33/110 fino ad un massimo di 3 lodi. L'arrotondamento della media avviene all'intero più vicino.



- Per ottenere 110/110 e lode occorre un punteggio finale maggiore o uguale a 113 (113/110).

**PERCORSI FORMATIVI (Piani di studio)**  
**LM-29 Ingegneria Elettronica - a.a. 2018-19**

Di seguito sono elencati **13+1 Percorsi Formativi (A+M+X, di cui il percorso M completamente erogato in lingua inglese), proposti nell'ambito della Laurea Magistrale in Ingegneria Elettronica (LM-IngELR)**, compilabili su sistema INFOSTUD (<https://stud.infostud.uniroma1.it>). Si consiglia la **frequenza del corso di inglese** livello avanzato C1 in via Eudossiana nel 2° semestre (si veda orario) per seguire gli insegnamenti erogati in lingua inglese.

**PERCORSI FORMATIVI CONSIGLIATI.** Approvabili senza discussione dal Consiglio di Area, sono:

- **numerati** con le lettere A-M e caratterizzati da un titolo generale che rispecchia i contenuti prevalenti dell'orientamento;
- **composti** da un paniere di 6 insegnamenti selezionati all'interno dell'Offerta Formativa di LM-IngELR.

Lo studente può **scegliere un Percorso Formativo** tra quelli proposti attenendosi alle seguenti **REGOLE**, perseguendo un **bilanciamento** della scelta dei 6 insegnamenti **privilegiando, per quanto possibile, 2 corsi al I anno e 4 corsi al II anno** per distribuire uniformemente il carico didattico nei vari semestri:

1. **GRUPPO DI CARATTERIZZAZIONE (2).** Adozione di **2 insegnamenti**, appartenenti al Gruppo di Caratterizzazione per ciascun dei Percorsi Formativi proposti e distribuiti nel 1° e 2° semestre del I o II anno.
2. **GRUPPO DI SPECIALIZZAZIONE (2).** Scelta di **2 insegnamenti all'interno del paniere** dei 5 insegnamenti rimanenti, appartenenti al Gruppo di Specializzazione e costituito per ciascun dei 13 Percorsi Formativi proposti.
3. **SCELTA LIBERA DELLO STUDENTE (2).** Selezione di **2 insegnamenti a scelta libera dello studente** tra quelli del paniere del Percorso Formativo scelto ovvero offerti dalle Lauree Magistrali della Facoltà I3S.

**PIANO DI STUDIO INDIVIDUALE.** In **alternativa**, partendo dai Percorsi Formativi, è possibile **redigere un Piano di Studio individuale X** (ovvero scegliere 4 insegnamenti nell'ambito dell'Offerta Formativa di LM-IngELR e **ALMENO 2** insegnamenti a scelta libera, **opportunitamente distribuiti nei 2 anni per quanto possibile**), **soggetto a discussione** in sede di Commissione Didattica e CAD in cui verrà esaminato e, se coerente con gli obiettivi dell'Offerta Formativa del corso di studi, approvato ovvero proposto per modifiche.

**LISTA DEI PERCORSI FORMATIVI CONSIGLIATI**

- **X.** Piano di studio individuale
- **A.** Circuiti e algoritmi per l'elaborazione dell'informazione
- **B.** Sistemi elettronici distribuiti
- **C.** Progettazione di dispositivi e sistemi alle alte frequenze
- **D.** Progettazione elettronica
- **E.** Progettazione di sistemi elettronici digitali
- **F.** Tecnologie microelettroniche
- **G.** Optoelettronica e fotonica
- **H.** Acceleratori di particelle e laser
- **I.** Elettronica per l'ambiente e sistemi complessi
- **J.** Telerilevamento e osservazione della Terra
- **K.** Sistemi elettronici per la bioingegneria
- **L.** Sistemi elettronici per le telecomunicazioni
- **M.** Electronic and communication systems (in English)

*Note per la lettura della lista dei Percorsi Formativi:*

- In numero romano è indicato l'anno di corso (I, II) e in numero arabo il semestre (1, 2)
- I corsi il cui nome è **in lingua inglese** sono insegnati in lingua inglese.
- La **compatibilità dell'orario di lezione** è PERSEGUITA solo per i 12 Percorsi Formativi proposti (**A+L**). **Tuttavia, incompatibilità dovute a cause di forza maggiore (e.g., indisponibilità di aule, orari di corsi mutuati o fruiti da altro CdS) non si possono escludere.**



GRUPPO DI CARATTERIZZAZIONE offerti da LM-29						
Fino a 2 insegnamenti obbligatori da scegliere tra i seguenti						
Accelerator physics and relativistic electrodynamics	6	C	Fis/01	II	1	Mostacci 3, CG: 3 (Variola)
Circuiti a tempo discreto	6	C	Ing-Ind/31	I	1	Parisi
Circuiti e algoritmi per il calcolo distribuito	6	C	Ing-Ind/31	II	1	Panella
Distributed optimiz. over complex networks [M Com]	6	C [M]	Ing-Inf/03	II	1	Barbarossa
Elettronica per l'ambiente	6	C	Ing-Inf/01	II	1	Ferrara
Optoelectronics	6	C	Ing-Inf/01	I	1	d'Alessandro
Progetto di circuiti integrati	6	C	Ing-Inf/01	II	1	Centurelli
Progetto di sistemi microelettronici a radiofrequenza	6	C	Ing-Inf/01	II	1	Palma
Tecnologie e processi per l'elettronica	6	C	Ing-Inf/01	II	1	De Cesare
Telerilevamento a microonde [M Aer]	6	C [M]	Ing-Inf/02	II	1	Pierdicca
Ultra wide band radio fundamentals [M Com]	6	C [M]	Ing-Inf/03	II	1	Di Benedetto 3, CR: 6 (Caso)
Advanced electromagnetics and scattering	6	C	Ing-Inf/02	II	2	Frezza
Compatibilità elettromagnetica	6	C	Ing-Inf/02	II	2	Cicchetti
Componenti e circuiti per l'elettronica di potenza	6	C	Ing-Inf/01	I	2	Balucani 3, Schirone 3
Embedded systems	6	C	Ing-Inf/01	II	2	Menichelli
Interazione bioelettromagnetica I	6	C	Ing-Inf/02	I	2	d'Inzeo
Laser fundamentals	6	C	Fis/01	II	2	Sibilia
Machine learning for signal processing	6	C	Ing-Ind/31	I	2	Comminiello
Microsistemi fotonici	6	C	Ing-Inf/01	II	2	Asquini
Earth observation	6	C	Ing-Inf/02	I	2	Pierdicca
Pattern recognition	6	C	Ing-Ind/31	II	2	Rizzi
Digital system programming	6	C	Ing-Inf/01	I	2	CR: 6 (Mastrandrea)
Radiopropagazione e radar meteorologia	6	C	Ing-Inf/02	I	2	Marzano, CR:3 (Biscarini)
Strumentazione e tecniche per la diagnostica	6	C	Ing-Inf/02	II	2	Pisa

GRUPPO DI SPECIALIZZAZIONE offerti da LM-29						
Fino a 4 insegnamenti tra i seguenti (inclusi i 2 a scelta dello studente) non SCELTI tra quelli di CARATTERIZZAZIONE						
Accelerator physics and relativistic electrodynamics	6	C	Fis/01	II	1	Mostacci 3, CG: 3 (Variola)
Artificial materials, metamaterials and plasmonics [M Nan]	6	C [M]	Ing-Inf/02	II	1	Frezza
Circuiti a tempo discreto	6	C	Ing-Ind/31	I	1	Parisi
Circuiti e algoritmi per il calcolo distribuito	6	C	Ing-Ind/31	II	1	Panella
Distributed optimiz. over complex networks [M Com]	6	C [M]	Ing-Inf/03	II	1	Barbarossa
Elaborazione delle immagini radar [M Com]	6	C [M]	Ing-Inf/03	II	1	Pastina
Elettronica per l'ambiente	6	C	Ing-Inf/01	II	1	Ferrara
Fisica quantistica e dello stato solido	6	C	Fis/01	I	1	Polimeni
Interazione bioelettromagnetica II	6	C	Ing-Inf/02	II	1	d'Inzeo
Micro electromechanical systems (MEMS) [F Nan]	6	C [F]	Ing-Inf/01	II	1	Balucani
Optoelectronics	6	C	Ing-Inf/01	I	1	d'Alessandro
Progetto di circuiti integrati	6	C	Ing-Inf/01	II	1	Centurelli
Progetto di sistemi microelettronici a radiofrequenza	6	C	Ing-Inf/01	II	1	Palma
Tecnologie e processi per l'elettronica	6	C	Ing-Inf/01	II	1	De Cesare
Telerilevamento a microonde [M Aer]	6	C [M]	Ing-Inf/02	II	1	Pierdicca
Teoria dei circuiti elettronici	6	C	Ing-Inf/01	II	1	Scotti
Teoria dell'informazione e codici [F Com]	6	C [F]	Ing-Inf/03	II	1	Cusani
Ultra wide band radio fundamentals [M Com]	6	C [M]	Ing-Inf/03	II	1	Di Benedetto 3, CR: 6 (Caso)
Advanced antenna engineering	6	C	Ing-Inf/02	II	2	Burghignoli 3, Galli 3
Advanced electromagnetics and scattering	6	C	Ing-Inf/02	II	2	Frezza
Compatibilità elettromagnetica	6	C	Ing-Inf/02	II	2	Cicchetti
Componenti e circuiti per l'elettronica di potenza	6	C	Ing-Inf/01	I	2	Schirone
Digital system programming	6	C	Ing-Inf/01	I	2	CR: 6 (Mastrandrea)
Dispositivi nanoelettronici di sensing innovativi [M Nan]	6	C [M]	Ing-Inf/01	II	2	Irrera
Earth observation	6	C	Ing-Inf/02	I	2	Pierdicca
Elaborazione delle immagini [M Bio]	6	C [M]	Ing-Inf/03	II	2	Scarano
Elettronica analogica con applicazioni	6	C	Ing-Inf/01	I	2	Trifletti
Embedded systems	6	C	Ing-Inf/01	II	2	Menichelli



Engineering electromagnetics [M Com]	6	C [M]	Ing-Inf/02	I	2	Galli 3, Cavagnaro 3
Ground penetrating radar	6	C	Ing-Inf/02	I	2	Pajewski
Interazione bioelettromagnetica I	6	C	Ing-Inf/02	I	2	d'Inzeo
Laser fundamentals	6	C	Fis/01	II	2	Sibilia
Machine learning for signal processing	6	C	Ing-Ind/31	I	2	Comminiello
Matematica applicata [M Bio]	6	C [M]	Mat/07	I	2	Carillo
Metodi avanzati di analisi dei dati biomedici [F Bio]	6	C [F]	Ing-Inf/06	II	2	Cincotti
Microsistemi fotonici	6	C	Ing-Inf/01	II	2	Asquini
Nanoelectronics laboratory [M Nan]	6	C [M]	Ing-Inf/01	I	2	Palma
Optical quantum technology	6	C	Fis/01	II	2	Sibilia
Optics [F Nan]	6	C [F]	Fis/01	II	2	Fazio
Pattern recognition	6	C	Ing-Ind/31	II	2	Rizzi
Pattern recognition	6	C	Ing-Ind/31	II	2	Rizzi
Photonics	6	C	Ing-Inf/01	I	2	d'Alessandro
Plasma physics and nuclear fusion[M Ene]	6	C [M]	Fis/01	II	2	Atzeni
Radiopropagazione e radar meteorologia	6	C	Ing-Inf/02	I	2	Marzano, CR:3 (Biscarini)
Radiotecnica terrestre e satellitare	6	C	Ing-Inf/01	II	2	Ferrara
Strumentazione e tecniche per la diagnostica	6	C	Ing-Inf/02	II	2	Pisa
Therapeutic applications of low frequency e.m. fields	6	C	Ing-Inf/02	II	2	Liberti 3, Apollonio 3

### PERCORSI FORMATIVI (PF) CONSIGLIATI

**PREMESSA:** le schede dei corsi di insegnamento della LM-29 sono disponibili sul sito di rete  
<http://ingegneriaelettronica.uniroma1.it/laurea%20magistrale/Schede%20dei%20Corsi.htm>

Legenda:

- C Insegnamento caratterizzante del PF, erogato dal CdS  
C [M Xxx] Insegnamento del PF, mutuato da altro CdS Xxx (di cui non si garantisce la compatibilità di orario)  
C [F Xxx] Insegnamento del PF, fruito da altro CdS Xxx (di cui non si garantisce la compatibilità di orario)

#### PERCORSO X: Piano di studio individuale

Referenti a.a. 2018-19: Tutori CAD IngELR

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
4. Insegnamento offerta formativa LM-IngELR	6					
9. Insegnamento offerta formativa LM-IngELR	6					
10. Insegnamento offerta formativa LM-IngELR	6					
11. Insegnamento offerta formativa LM-IngELR	6					
12a. Insegnamento a scelta dello studente	6					
12b. Insegnamento a scelta dello studente	6					

#### PERCORSO A: Circuiti e algoritmi per l'elaborazione dell'informazione

Referenti a.a. 2018-19: Parisi, Rizzi

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
<b>GRUPPO DI CARATTERIZZAZIONE - 2 insegnamenti obbligatori seguenti:</b>						
Circuiti a tempo discreto	6	C	Ing-Ind/31	I	1	Parisi
Pattern recognition	6	C	Ing-Ind/31	II	2	Rizzi
<b>GRUPPO DI SPECIALIZZAZIONE - ALMENO 2 insegnamenti a scelta tra i seguenti:</b>						
Circuiti e algoritmi per il calcolo distribuito	6	C	Ing-Ind/31	II	1	Panella
Digital system programming	6	C	Ing-Inf/01	I	2	CR: 6 (Mastrandrea?)
Elaborazione delle immagini [M Bio]	6	C [M]	Ing-Inf/03	II	2	Scarano
Embedded systems	6	C	Ing-Inf/01	II	2	Menichelli
Teoria dei circuiti elettronici	6	C	Ing-Inf/01	II	1	Scotti

#### PERCORSO B: Sistemi elettronici distribuiti

Referenti a.a. 2018-19: Panella, Menichelli

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
--------------	-----	------	-----	---	------	-----------------



GRUPPO DI CARATTERIZZAZIONE - 2 insegnamenti obbligatori seguenti:						
Machine learning for signal processing	6	C	Ing-Ind/31	I	2	Comminiello
Circuiti e algoritmi per il calcolo distribuito	6	C	Ing-Ind/31	II	1	Panella
GRUPPO DI SPECIALIZZAZIONE - ALMENO 2 insegnamenti a scelta tra i seguenti:						
Circuiti a tempo discreto	6	C	Ing-Ind/31	I	1	Parisi
Dispositivi nanoelettronici di sensing innovativi [F Nan]	6	C [F]	Ing-Inf/01	II	2	Irerra
Distributed optimiz. over complex networks [M Com]	6	C [M]	Ing-Inf/03	II	1	Barbarossa
Elettronica per l'ambiente	6	C	Ing-Inf/01	II	1	Ferrara
Embedded systems	6	C	Ing-Inf/01	II	2	Menichelli

**PERCORSO C: Progettazione di dispositivi e sistemi alle alte frequenze**

*Referenti a.a. 2018-19: Frezza, Cicchetti*

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
GRUPPO DI CARATTERIZZAZIONE - 2 insegnamenti obbligatori seguenti:						
Compatibilità elettromagnetica	6	C	Ing-Inf/02	II	2	Cicchetti
Advanced electromagnetics and scattering	6	C	Ing-Inf/02	II	2	Frezza
GRUPPO DI SPECIALIZZAZIONE - ALMENO 2 insegnamenti a scelta tra i seguenti:						
Advanced antenna engineering	6	C	Ing-Inf/02	II	2	Burghignoli 3, Galli 3
Ground penetrating radar	6	C	Ing-Inf/02	I	2	Pajewski
Progetto di sistemi microelettronici a radiofrequenza	6	C	Ing-Inf/01	II	1	Palma
Strumentazione e tecniche per la diagnostica	6	C	Ing-Inf/02	II	2	Pisa
Telerilevamento a microonde [M Aer]	6	C [M]	Ing-Inf/02	II	1	Pierdicca

**PERCORSO D: Progettazione elettronica**

*Referenti a.a. 2018-19: Palma, Trifiletti*

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
GRUPPO DI CARATTERIZZAZIONE - 2 insegnamenti obbligatori seguenti:						
Progetto di circuiti integrati	6	C	Ing-Inf/01	II	1	Centurelli
Progetto di sistemi microelettronici a radiofrequenza	6	C	Ing-Inf/01	II	1	Palma
GRUPPO DI SPECIALIZZAZIONE - ALMENO 2 insegnamenti a scelta tra i seguenti:						
Circuiti a tempo discreto	6	C	Ing-Ind/31	I	1	Parisi
Elettronica analogica con applicazioni	6	C	Ing-Inf/01	I	2	Trifiletti
Embedded systems	6	C	Ing-Inf/01	II	2	Menichelli
Optoelectronics	6	C	Ing-Inf/01	I	1	d'Alessandro
Teoria dei circuiti elettronici	6	C	Ing-Inf/01	II	1	Scotti

**PERCORSO E: Progettazione di sistemi elettronici digitali**

*Referenti a.a. 2018-19: Olivieri, Tommasino*

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
GRUPPO DI CARATTERIZZAZIONE - 2 insegnamenti obbligatori seguenti:						
Embedded systems	6	C	Ing-Inf/01	II	2	Menichelli
Digital system programming	6	C	Ing-Inf/01	I	2	CR: 6 (Mastrandrea)
GRUPPO DI SPECIALIZZAZIONE - ALMENO 2 insegnamenti a scelta tra i seguenti:						
Circuiti a tempo discreto	6	C	Ing-Ind/31	I	1	Parisi
Circuiti e algoritmi per il calcolo distribuito	6	C	Ing-Ind/31	II	1	Panella
Elettronica analogica con applicazioni	6	C	Ing-Inf/01	I	2	Trifiletti
Teoria dei circuiti elettronici	6	C	Ing-Inf/01	II	1	Scotti
Teoria dell'informazione e codici [F Com]	6	C [F]	Ing-Inf/03	II	1	Cusani

**PERCORSO F: Tecnologie microelettroniche**

*Referenti a.a. 2018-19: De Cesare, Irerra*

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
GRUPPO DI CARATTERIZZAZIONE - 2 insegnamenti obbligatori seguenti:						
Tecnologie e processi per l'elettronica	6	C	Ing-Inf/01	II	1	De Cesare
Componenti e circuiti per l'elettronica di potenza	6	C	Ing-Inf/01	I	2	Schirone
GRUPPO DI SPECIALIZZAZIONE - ALMENO 2 insegnamenti a scelta tra i seguenti:						



Compatibilità elettromagnetica	6	C	Ing-Inf/02	II	2	Cicchetti
Dispositivi nanoelettronici di sensing innovativi [M Nan]	6	C [M]	Ing-Inf/01	II	2	Irrera
Microsistemi fotonici	6	C	Ing-Inf/01	II	2	Asquini
Nanoelectronics laboratory [M Nan]	6	C [M]	Ing-Inf/01	I	2	Palma
Progetto di circuiti integrati	6	C	Ing-Inf/01	II	1	Centurelli

**PERCORSO G: Optoelettronica e fotonica**

*Referenti a.a. 2018-19: d'Alessandro, Asquini*

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
<b>GRUPPO DI CARATTERIZZAZIONE - 2 insegnamenti obbligatori seguenti:</b>						
Optoelectronics	6	C	Ing-Inf/01	I	1	d'Alessandro
Microsistemi fotonici	6	C	Ing-Inf/01	II	2	Asquini
<b>GRUPPO DI SPECIALIZZAZIONE - ALMENO 2 insegnamenti a scelta tra i seguenti:</b>						
Advanced electromagnetics and scattering	6	C	Ing-Inf/02	II	2	Frezza
Fisica quantistica e dello stato solido	6	C	Fis/01	I	1	Polimeni
Laser fundamentals	6	C	Fis/01	II	2	Sibilia
Optics [F Nan]	6	C [F]	Fis/01	II	2	Fazio
Photonics	6	C	Ing-Inf/01	I	2	d'Alessandro

**PERCORSO H: Acceleratori di particelle e laser**

*Referenti a.a. 2018-19: Palumbo, Sibilia*

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
<b>GRUPPO DI CARATTERIZZAZIONE - 2 insegnamenti obbligatori seguenti:</b>						
Accelerator physics and relativistic electrodynamics	6	C	Fis/01	II	1	Mostacci 3, CG: 3 (Variola)
Laser fundamentals	6	C	Fis/01	II	2	Sibilia
<b>GRUPPO DI SPECIALIZZAZIONE - ALMENO 2 insegnamenti a scelta tra i seguenti:</b>						
Advanced electromagnetics and scattering	6	C	Ing-Inf/02	II	2	Frezza
Fisica quantistica e dello stato solido	6	C	Fis/01	I	1	Polimeni
Optical quantum technology	6	C	Fis/01	II	2	Sibilia
Optics [F Nan]	6	C [M]	Fis/01	II	2	Fazio
Plasma physics and nuclear fusion [M Ene]	6	C [M]	Fis/01	II	2	Atzeni

**PERCORSO I: Elettronica per l'ambiente e sistemi complessi**

*Referenti a.a. 2018-19: Ferrara, Balsi*

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
<b>GRUPPO DI CARATTERIZZAZIONE - 2 insegnamenti obbligatori seguenti:</b>						
Elettronica per l'ambiente	6	C	Ing-Inf/01	II	1	Ferrara
Earth observation	6	C	Ing-Inf/02	I	2	Pierdicca
<b>GRUPPO DI SPECIALIZZAZIONE - ALMENO 2 insegnamenti a scelta tra i seguenti:</b>						
Circuiti e algoritmi per il calcolo distribuito	6	C	Ing-Inf/31	II	1	Panella
Distributed optim. over complex networks [M Com]	6	C [M]	Ing-Inf/03	II	2	Barbarossa
Micro electromechanical systems [F Nan]	6	C [F]	Ing-Inf/01	II	1	Balucani
Microsistemi fotonici	6	C	Ing-Inf/01	II	2	Asquini
Radiotecnica terrestre e satellitare	6	C	Ing-Inf/01	II	2	Ferrara

**PERCORSO J: Telerilevamento e osservazione della Terra**

*Referenti a.a. 2018-19: Pierdicca, Marzano*

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
<b>GRUPPO DI CARATTERIZZAZIONE - 2 insegnamenti obbligatori seguenti:</b>						
Telerilevamento a microonde [M Aer]	6	C [M]	Ing-Inf/02	II	1	Pierdicca
Radiopropagazione e radar meteorologia	6	C	Ing-Inf/02	I	2	Marzano, CR:3 (Biscarini)
<b>GRUPPO DI SPECIALIZZAZIONE - ALMENO 2 insegnamenti a scelta tra i seguenti:</b>						
Earth observation	6	C	Ing-Inf/02	I	2	Pierdicca
Elaborazione delle immagini radar [M Com]	6	C [M]	Ing-Inf/03	II	1	Pastina
Elettronica per l'ambiente	6	C	Ing-Inf/01	II	1	Ferrara
Pattern recognition	6	C	Ing-Inf/31	II	2	Rizzi



Radiotecnica terrestre e satellitare	6	C	Ing-Inf/01	II	2	Ferrara
--------------------------------------	---	---	------------	----	---	---------

**PERCORSO K: Sistemi elettronici per la bioingegneria**

*Referenti a.a. 2018-19: d'Inzeo, Pisa*

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
<b>GRUPPO DI CARATTERIZZAZIONE - 2 insegnamenti obbligatori seguenti:</b>						
Interazione bioelettromagnetica I	6	C	Ing-Inf/02	I	2	d'Inzeo
Strumentazione e tecniche per la diagnostica	6	C	Ing-Inf/02	II	2	Pisa
<b>GRUPPO DI SPECIALIZZAZIONE - ALMENO 2 insegnamenti a scelta tra i seguenti:</b>						
Elaborazione delle immagini [M Bio]	6	C [M]	Ing-Inf/03	II	2	Scarano
Interazione bioelettromagnetica II	6	C	Ing-Inf/02	II	1	d'Inzeo
Matematica applicata [M Bio]	6	C [M]	Mat/07	I	2	Carillo
Metodi avanzati di analisi dei dati biomedici [F Bio]	6	C [F]	Ing-Inf/06	II	2	Cincotti
Therapeutic applications of low frequency e.m. fields	6	C	Ing-Inf/02	II	2	Liberti 3, Apollonio 3

**PERCORSO L: Sistemi elettronici per le telecomunicazioni**

*Referenti a.a. 2018-19: Barbarossa, Di Benedetto*

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
<b>GRUPPO DI CARATTERIZZAZIONE - 2 insegnamenti obbligatori seguenti:</b>						
Ultra wide band radio fundamentals [M Com]	6	C [M]	Ing-Inf/03	II	1	Di Benedetto 3, CR: 6 (Caso)
Distributed optimiz. over complex networks [M Com]	6	C [M]	Ing-Inf/03	II	1	Barbarossa
<b>GRUPPO DI SPECIALIZZAZIONE - ALMENO 2 insegnamenti a scelta tra i seguenti:</b>						
Compatibilità elettromagnetica	6	C	Ing-Inf/02	II	2	Cicchetti
Progetto di sistemi microelettronici a radiofreq.	6	C	Ing-Inf/01	II	1	Palma
Radiopropagazione e radar meteorologia	6	C	Ing-Inf/02	I	2	Marzano 3, CR: 3 (Biscarini)
Radiotecnica terrestre e satellitare	6	C	Ing-Inf/01	II	2	Ferrara
Teoria dell'informazione e codici [F Com]	6	C [F]	Ing-Inf/03	II	1	Cusani

**PERCORSO M: Electronic and communication systems in English**

*Referenti a.a. 2018-19: Commissione Internazionalizzazione*

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
<b>GRUPPO DI CARATTERIZZAZIONE E SPECIALIZZAZIONE - 4 insegnamenti a scelta tra i seguenti:</b>						
<b>SEMESTER I</b>						
Accelerator physics and relativistic electrodynamics	6	C	Fis/01	II	1	Mostacci 3, CG: 3 (Variola?)
Artificial materials, metamaterials and plasmonics [M Nan]	6	C [M]	Ing-Inf/02	II	1	Frezza
Distributed optimiz. over complex networks [M Com]	6	C [M]	Ing-Inf/03	II	1	Barbarossa
Micro electromechanical systems (MEMS) [F Nan]	6	C [F]	Ing-Inf/01	II	1	Balucani
Optoelectronics	6	C	Ing-Inf/01	I	1	d'Alessandro
Ultra wide band radio fundamentals [M Com]	6	C [M]	Ing-Inf/03	II	1	Di Benedetto 3 CR 6 (Caso?)
<b>SEMESTER II</b>						
Advanced antenna engineering	6	C	Ing-Inf/02	II	2	Burghignoli 3, Galli 3
Advanced electromagnetics and scattering	6	C	Ing-Inf/02	II	2	Frezza
Digital system programming	6	C	Ing-Inf/01	I	2	CR: 6 (Mastrandrea)
Earth observation	6	C	Ing-Inf/02	I	2	Pierdicca
Embedded systems	6	C	Ing-Inf/01	II	2	Menichelli
Engineering electromagnetics [M Com]	6	C [M]	Ing-Inf/02	I	2	Galli 3, Cavagnaro 3
Ground penetrating radar	6	C	Ing-Inf/02	I	2	Pajewski
Laser fundamentals	6	C	Fis/01	II	2	Sibilia
Machine learning for signal processing	6	C	Ing-Inf/31	I	2	Comminello
Nanoelectronics laboratory [M Nan]	6	C [M]	Ing-Inf/01	I	2	Palma
Optical quantum technology	6	C	Fis/01	II	2	Sibilia
Optics [F Nan]	6	C [F]	Fis/01	II	2	Fazio



Pattern recognition	6	C	Ing-Ind/31	II	2	Rizzi
Photonics	6	C	Ing-Inf/01	I	2	d'Alessandro
Plasma physics and nuclear fusion[M Ene]	6	C [M]	Fis/01	II	2	Atzeni
Therapeutic applications of low frequency e.m. fields	6	C	Ing-Inf/02	II	2	Liberti 3, Apollonio 3

**LISTA DI RECUPERO: Esami di recupero per verifica dei requisiti per Laurea Magistrale in Ingegneria Elettronica**

*Referenti a.a. 2018-19: Presidente CAD*

INSEGNAMENTO	CFU	Tipo	SSD	A	SEM.	DOCENTE 2018-20
Recupero di Antenne [F Elr]	6	C [F]	Ing-Inf/02	I	1	Marzano
Recupero di Campi elettromagnetici [F Elr]	6	C [F]	Ing-Inf/02	I	1	Galli
Recupero di Comunicazioni elettriche [M Elr]	6	C [M]	Ing-Inf/03	I	1	Di Benedetto
Recupero di Elettronica II [F Elr]	6	C [F]	Ing-Inf/01	I	1	Trifiletti
Recupero di Elettronica digitale [M Elr]	6	C [M]	Ing-Inf/01	I	1	Olivieri





**Laurea Magistrale (LM-29)**  
**Curriculum in English - Master Degree in Electronics Engineering (MDEE)**  
Sintesi del Manifesto - Regolamento Didattico - a.a. 2018-19

List of MDEE SUBJECTS for academic years 2018-20

SUBJECT	CFU	Type	SSD	L	SEM	TEACHING 2018-20
<b>I YEAR – (63 CFU = 33 CFU 1 sem. + 30 CFU 2 sem.) - Location: Via Eudossiana - a.a 2018/19</b>						
1. Microwaves	9	B	Ing-Inf/02	EN	1	Cavagnaro 3, Frezza 3, Galli 3
2. Electrical communications	9	C	Ing-Inf/03	EN	1	Di Benedetto
3. Electronic integrated components (IDU)	6+3	B	Ing-Inf/01	EN	1	Palma 3, CR: 6 (Rao)
4. <i>Subject to be chosen within MDEE offer (see below)</i>	6	C	---	EN	1	---
5. Digital integrated system architectures	9	B	Ing-Inf/01	EN	2	Olivieri
6. Radiofrequency electronic systems	9	B	Ing-Inf/01-02	EN	2	Pisa 5, Tommasino 4
7. Advanced mathematics	6	C	Mat/03-05	EN	2	Capparelli, Loreti
9. <i>Subject to be chosen within MDEE offer (see below)</i>	6	C	---	EN	2	---
<b>II YEAR – (57 CFU = 19 CFU 1 sem. + 38 CFU 2 sem.) - Location: Via Eudossiana - a.a 2019/20</b>						
Elements of technical-scientific-communication	1	F	---	EN	3	Marzano
9a. Multidisciplinary laboratory of electronics I	6	B	Ing-Inf/02-07	EN	3	Piuzzi 3, CR: 3 (Paffi)
10. <i>Subject to be chosen within MDEE offer (see below)</i>	6	C	---	EN	3	---
11 <i>Subject to be chosen within MDEE offer (see below)</i>	6	C	---	EN	3	---
9b. Multidisciplinary laboratory of electronics II	9	B	Ing-Inf/01, 03	EN	4	CR 4/Menich. 5, Biagi/Tomm. 4
12a. Subject to be freely chosen by the student	6	C	---	EN	4	---
12b. Subject to be freely chosen by the student	6	C	---	EN	4	---
Master thesis	18	E	---	EN	2	450-hour student work
<b>Totali CFU</b>	<b>120</b>					

The subject “Advanced mathematics” can be chosen within the following list:

7. Discrete mathematics	6	C	Mat/03	EN	2	Capparelli
7. Mathematical methods for information engineering	6	C	Mat/05	EN	2	Loreti

**Notes:**

- The total number of SUBJECTS is 12 (the Multidisciplinary laboratory module I e II counts for 1 exam)
- The CFUs (Credit Formative Unit) to be chosen by the student are 36 (4 exams within MDEE offer 6 CFU + 2 student free choice).
- The Subject CFUs to be **freely chosen** by the student are 12 and belong to the Sapienza overall offer, but they can be chosen within the MDEE offer listed below.

**Master thesis score (up to 10 points over 110 available):**

- Up to 8 points for the Master Thesis; for requests of points  $\geq 6$  a reviewer is needed, chosen within the Course council.
- Up to 2 points for MDEE (2 if all exams are completed within 31 January of the 2<sup>nd</sup> year, 0 elsewhere)
- Exam scores are expressed in 30-basis. For the final degree the conversion into 110-basis is obtained as a CFU-weighted sum. Each *laude* counts for 0,33/110 up to 1 point. The rounding of the exam average is carried out with the nearest-neighbour criterion.
- For a score of 110/110 cum laude, the overall points should be equal or larger than 113 (113/110).

**MDEE Offer of SUBJECTS in Electronics and communication systems (academic years 2018-20)**

SUBJECT	CFU	Type	SSD	L	SEM.	TEACHING 2018-20
<b>4 CLASSES to be chosen within MDEE offer + 2 CLASSES freely chosen</b>						
Accelerator physics and relativistic electrodynamics	6	C	Fis/01	II	1	Mostacci 3, CG: 3 (Variola?)
Artificial materials, metamaterials and plasmonics [M Nan]	6	C	Ing-Inf/02	II	1	Frezza
Distributed optimization over complex networks [M Com]	6	C [M]	Ing-Inf/03	II	1	Barbarossa
Micro electromechanical systems (MEMS) [F Nan]	6	C [F]	Ing-Inf/01	II	1	Balucani
Optoelectronics	6	C	Ing-Inf/01	I	1	d’Alessandro
Ultra wide band radio fundamentals [M Com]	6	C [M]	Ing-Inf/03	II	1	Di Benedetto 3 CR 6 (Caso)



Advanced antenna engineering	6	C	Ing-Inf/02	II	2	Burghignoli 3, Galli 3
Advanced electromagnetics and scattering	6	C	Ing-Inf/02	II	2	Frezza
Earth observation	6	C	Ing-Inf/02	I	2	Pierdicca
Embedded systems	6	C	Ing-Inf/01	II	2	Menichelli
Engineering electromagnetics [M Com]	6	C [M]	Ing-Inf/02	I	2	Galli 3, Cavagnaro 3
Ground penetrating radar	6	C	Ing-Inf/02	I	2	Pajewski
Laser fundamentals	6	C	Fis/01	II	2	Sibilia
Machine learning for signal processing	6	C	Ing-Ind/31	I	2	Comminiello
Nanoelectronics laboratory [M Nan]	6	C [M]	Ing-Inf/01	I	2	Palma
Optical quantum technology	6	C	Fis/01	II	2	Sibilia
Optics [F Nan]	6	C [F]	Fis/01	II	2	Fazio
Pattern recognition	6	C	Ing-Ind/31	II	2	Rizzi
Plasma physics and nuclear fusion[M Ene]	6	C [M]	Fis/01	II	2	Atzeni
Photonics	6	C	Ing-Inf/01	I	2	d'Alessandro
Digital system programming	6	C	Ing-Inf/01	I	2	CR: 6 (Mastrandrea)
Therapeutic applications of low frequency e.m. fields	6	C	Ing-Inf/02	II	2	Liberti 3, Apollonio 3

## ADMISSION PROCEDURES for Sapienza Master Degree in Electronics Engineering (LM-29)

The Master Degree in Electronics Engineering Programme (class LM-29) provides students with specific skills related to electronic digital systems, integrated components, microwave circuits, radiofrequency systems and advanced communications together with multidisciplinary laboratory competences and mathematical advanced topics. A set of subjects going from discrete circuits to machine learning, from advanced antennas to electromagnetic scattering, from circuit design to embedded systems, from nanoelectronics to power electronics, from optoelectronics to lasers and accelerators, from environmental electronics to Earth observation, from bioengineering to wireless communication systems can complete the MDEE. External stages for carrying out the master thesis are also foreseen. The programme emphasises system-related and interdisciplinary aspects and is closely linked with research and innovation activities in the Italian and international job-market context.

The Master Degree in Electronics Engineering (MDEE), which is part of the EE master degree programme, is held entirely in English and provides students with advanced concepts, professional training and specific engineering skills, enabling them to address complex issues requiring analysis, development, simulation and optimization in a wide range of electronic-related topics.

The MDEE foresees the following schedule. In year one students acquire knowledge related to major areas of electronic digital systems, integrated components, microwave circuits, radiofrequency systems and advanced communications together with mathematical advanced topics. During the second year students can select follow-up courses about multidisciplinary laboratory of electronics and from a wide range of topics directly related to Electronics Engineering.

The MDEE is limited to 25 available positions. The selection process requires:

- the general documents about the university MDEE of the candidate including the list of exams with their subjects, the corresponding grades, the Bachelor final thesis showing a strong background in mathematics (calculus, algebra, analysis) and physics (classical and modern), chemistry and electrical measurements, computer programming, analog and digital electronics, electromagnetic fields and antennas, electrical communications and control theory;
- the IELTS (International English Language Testing System) or TOEFL (Test of English as a Foreign Language) English Language proficiency certification [certified minimum level B2 or equivalent is required].

The submission of the following documents is strongly recommended and will constitute a positive element in the evaluation for admission to the programme:

- Cumulative Weighted Grade Point Average (CGPA)
- GRE (Graduate Record Examinations) General test, or Subject Tests in Mathematics or Physics.
- Admission test grades either general or specific for Electronics Engineering, as for instance GATE (Graduate Aptitude Test in Engineering) for Electronics Engineering (EE), will be also taken into consideration.



The MDEE Selection Committee may request an interview with the prospective students via Skype or other services.

#### MDEE SELECTION PROCESS

The selection process is formed by three phases with the following schedule:

- November 1, 2017: pre-enrolment opens.  
1<sup>st</sup> selection phase
- December 1-15, 2017: first selection phase. Letters of acceptance are sent to the best candidates who have applied in November. Unselected applicants will be considered for the second selection phase.  
2<sup>nd</sup> selection phase
- February 1-15, 2018: second selection phase. Letters of acceptance are sent to the best candidates who have applied from 1 December to 31 January or who have not been selected in the first phase.
- April 15, 2018: pre-enrolment for NON-EU students closes.  
3<sup>rd</sup> selection phase
- April 16-30, 2018: third selection phase. Letters of acceptance are sent to the best candidates who have applied from 1 February to 15 April or who have not been selected in the first and second phase.
- May 31, 2018: pre-enrolment for EU students closes.
- June 1-15, 2018: Letters of acceptance are sent to the best EU candidates who have applied from 15 April to 31 May.

CONTACTS: Dott. Nicola Argenti, +39.06.44585347, [nicola.argenti@uniroma1.it](mailto:nicola.argenti@uniroma1.it)  
Prof. Antonio d'Alessandro, +39.06.44585411, [antonio.dalessandro@uniroma1.it](mailto:antonio.dalessandro@uniroma1.it)  
Prof. Frank S. Marzano, +39.06.44585847, +39.320.4357254, [frank.marzano@uniroma1.it](mailto:frank.marzano@uniroma1.it)