

Curriculum Vitae Europass



Informazioni personali

Cognome(i)/Nome(i) **Trotta Francesco Bruno**

Indirizzo(i) [REDACTED]

Telefono(i) [REDACTED]

Mobile [REDACTED]

E-mail [REDACTED]

Cittadinanza Italiana

Data di nascita [REDACTED]

Sesso Maschile

Istruzione e formazione

Date	11/2009 – 10/2013
Principali tematiche/competenze professionali possedute	Dottorato di ricerca in ingegneria elettronica Elettronica digitale, FPGA, hardware crittografico, strumentazione di laboratorio. Titolo della tesi: RTL Countermeasures Against Power Analysis Attacks Implemented on FPGA
Nome e tipo d'organizzazione erogatrice dell'istruzione e formazione	Università degli Studi di Roma "La Sapienza"
Date	09/2007 – 07/2008
Titolo della qualifica rilasciata	Master di II livello in tecnologie per la micro e nano elettronica
Voto	98/110
Principali tematiche/competenze professionali possedute	Tecnologie realizzative e gestione dei processi produttivi per dispositivi a semiconduttore.
Nome e tipo d'organizzazione erogatrice dell'istruzione e formazione	Università degli Studi di Roma "La Sapienza", in collaborazione con il consorzio interuniversitario IU.NET.
Date	03/2004 – 07/2007
Titolo della qualifica rilasciata	Laurea Specialistica in Ingegneria Elettronica
Voto	110/110
Principali tematiche/competenze professionali possedute	Elettronica dello stato solido, fisica dello stato solido, tecnologie realizzative per dispositivi a semiconduttore, elettronica digitale. Titolo della tesi: Simulazione dell'accoppiamento capacitivo di celle adiacenti di memoria non volatile a floating gate.
Nome e tipo d'organizzazione erogatrice dell'istruzione e formazione	Università degli Studi di Roma "La Sapienza"
Date	09/2000 – 02/2004
Titolo della qualifica rilasciata	Laurea di primo livello in Ingegneria Elettronica
Voto	102/110
Principali tematiche/competenze professionali possedute	Conoscenze di elettronica a livello generale. Titolo della tesi: La simulazione numerica in transiente di circuiti ed il problema di "stiff"
Nome e tipo d'organizzazione erogatrice dell'istruzione e formazione	Università degli Studi di Roma "La Sapienza"
Date	08/1988 – 07/1993
Titolo della qualifica rilasciata	Diploma di Liceo Scientifico
Voto	52/60
Principali tematiche/competenze professionali possedute	Espressione Italiana, Matematica, Scienze, lingua straniera (Inglese)
Nome e tipo d'organizzazione erogatrice dell'istruzione e formazione	Liceo scientifico Statale Convitto Nazionale Vittorio Emanuele II, Roma

Altra lingua Autovalutazione Livello europeo (*)	Comprensione		Parlato		Scritto
	Ascolto	Letture	Interazione orale	Produzione orale	
Inglese	B2	C2	B1	B1	C1

(*) Quadro comune europeo di riferimento per le lingue

Nell'ambito del Master di secondo livello in tecnologie per la micro e nano-elettronica ho svolto uno stage della durata di 3 mesi presso la ditta Micron Technology di Avezzano. Tale stage ha riguardato uno studio di gauge analysis su macchine di misura di spessore di film sottili.

Per informazioni sul master: <http://master-nanoelettronica.ing.uniroma1.it>

Ho sostenuto l'esame per l'abilitazione all'esercizio della professione di Ingegnere dell'Informazione in data (ultima prova) 14/02/2008.

In data 08/10/2013 ho conseguito il dottorato di ricerca in ingegneria elettronica presso l'Università degli studi di Roma. Relatore Professor Alessandro Trifiletti. Argomento del dottorato: attacchi side channel di tipo Power Analysis su dispositivi crittografici e relative contromisure.

Titolo della tesi: RTL Countermeasures Against Power Analysis Attacks Implemented on FPGA.

Nell'ambito del Dottorato ho acquisito esperienza di programmazione di FPGA in linguaggio VHDL, messa a punto e gestione di set-up di misura, programmazione in LabVIEW, utilizzo di tool Cadence per il design di ASIC.

Attualmente svolgo attività di collaborazione in progetti riguardanti Power Analysis Attacks su dispositivi crittografici, presso il Dipartimento di Ingegneria dell'Informazione Elettronica e Telecomunicazione (DIET) dell'Università Sapienza di Roma (referente Prof. Alessandro Trifiletti).

Software conosciuti

Sistemi operativi: Windows, Linux.

Ambienti di sviluppo: Altera Quartus II, Mentor Graphics Modelsim, Labview, Matlab.

Linguaggi: VHDL, Labview, C, Matlab.

Altri software: Orcad, Dessis, Microsoft Office.

Autorizzo al trattamento dei miei dati personali ai sensi del D.lgs. n. 196/2003.