



Determina a contrarre - RdO n. 2163464 del 06/12/2018 - 6a(assenza convenzione CONSIP e presenza sul MEPA)

CIG: 7691022023 CUP: F86G17001250007

Il Responsabile Amministrativo Delegato

- VISTO** il Decreto Legislativo del 30 marzo 2001, n. 165 *“Norme generali sull’ordinamento del lavoro alle dipendenze delle amministrazioni pubbliche”*;
- VISTO** lo Statuto di Ateneo, emanato con D.R. n. 3689 del 20/10/2012;
- VISTE** le Delibere del Consiglio di Amministrazione n. 315 del 18/12/2014 e n. 311 del 27/10/2015 con le quali è stato rispettivamente approvato e modificato il Regolamento per l’Amministrazione, la finanza e la contabilità di Ateneo, emanato con Decreto Rettorale n. 65 del 13/01/16;
- VISTO** il Regolamento dell’attività contrattuale di Ateneo, emanato con Decreto Rettorale n. 274 del 25/05/2009;
- VISTO** il Decreto Legislativo 50/2016 e ss.mm. e ii., in particolare gli artt. 29, 31,36 e 95;
- VISTO** l’art. 1 co. 449 della Legge 296/2006 e ss. mm. e ii., che prevede anche per le istituzioni universitarie l’obbligo di approvvigionarsi mediante le convenzioni-quadro stipulate da Consip SpA;
- VISTO** l’art. 1 co. 450 della Legge 296/2006 e ss. mm. e ii., che prevede l’obbligo, per gli acquisti di beni e servizi, di importo pari o superiore a 1.000,00 Euro ed inferiore alla soglia di rilievo comunitario, di ricorrere al MEPA (mercato elettronico della pubblica amministrazione), gestito da CONSIP Spa, ovvero ad altri mercati elettronici;
- VISTA** la legge n. 208/2015, art.1,comma 510;
- VISTA** la Disposizione di delega del Direttore Generale n. 794/2015;
- VISTA** la Delibera del Consiglio di Amministrazione n. 474/17 del 19/12/2017 con la quale è stato approvato il Bilancio Unico di Ateneo di previsione annuale autorizzatorio 2018;
- VISTA** la Delibera del Consiglio di Amministrazione n. 475/17 del 19/12/2017 con la quale è stato approvato il Bilancio Unico di Ateneo di previsione triennale 2018 - 2020;
- VISTE** le Linee Guida dell’ANAC n. 3, recanti «Nomina, ruolo e compiti del responsabile unico del procedimento per l’affidamento di appalti e concessioni», pubblicate nella Gazzetta Ufficiale Serie Generale n. 273 del 22 novembre 2016;
- VISTE** le Linee guida n. 4, recanti “Procedure per l’affidamento dei contratti pubblici di importo inferiore alle soglie di rilevanza comunitaria, indagini di mercato e formazione e gestione degli elenchi di operatori economici” pubblicate sulla Gazzetta Ufficiale n. 274 del 23 novembre 2016;
- VISTE** le circolari del Direttore Generale prot. n. 9066 dell’11/02/2016, n. 24552 del 12/04/2016 e n. 43457 del 14/06/2016 aventi ad oggetto “Modifiche normative in materia di contratti pubblici di lavori, servizi e forniture;



VISTA	<p>la richiesta per l'acquisto di n.02 Unità di comunicazione veicolare (On-Board Unit) Commsignia, con interfacce di comunicazione standard per rete cellulare (LTE), reti locali (WiFi, Ethernet) e VANET (IEEE 802.11p); ITS-OB4-WiFi-LTE ITS-OB4-U V2X On Board Unit, n. 02 Software Development Kit per OBU Commsignia; SW-V2X-SS-ETSI - Complete V2X Core Stack for EU – Commsignia, n. 02 Case Rackmount x-Case altezza 4U per schede e-ATX senza alimentatore, nero, completo di ventole interne low noise (4 front + 2 rear) e supporto Hot-Swap, n. 02 Alimentatore ATX modulare EVGA 1.600W, n.02 Scheda Madre Supermicro X11DAi-N Intel C621 Socket LGA 3647 e-ATX, n. 04 CPU intel Xeon Gold 5120 14c-28t • 24 RAM Kingston 16GB DDR4 2.666MHz ECC con parità, n. 01 Nvidia Quadro P400 2 GB GDDR5 PCI Express 3.0 3 x Mini DisplayPort 02 Seagate Hard-disk ST2000DM006 2TB, n. 02 Samsung 860 EVO, 500 GB, 2.5" SATA III, n. 01 Nvidia QUADRO P5000 16 GB di memoria GDDR5X, n.04 Dissipatore Noctua intel Xeon LGA 3647 formato compatto per case 4U , n. 01 Scheda Pci-e FPGA Arria 10 ATTIAL_devKit RXCA10X115PF40-IDK00A, n. 01 OpenCL BSP RXCA10X000F40-BSP00B, n.01 1M1-M000127DVA - Scheda di sviluppo FPGA, kit TUL PYNQ-Z2 avanzato, Zynq SoC, Xilinx University, sviluppo PYNQ, formulata dal Prof. Baiocchi Andrea con nota del 30/10/2018 nella quale è precisato che:</p> <ul style="list-style-type: none">- il bene, oggetto dell'acquisto, è funzionale alle esigenze della ricerca- il bene non è presente nelle Convenzioni attive stipulate da CONSIP SpA;- il bene è presente sul MEPA;- l'importo presunto per l'acquisto del bene è pari ad € 36.175,51 + IVA;
VISTO	il parere favorevole alla richiesta d'acquisto del Direttore del Dipartimento reso in data 07/12/2018, su espressa istanza del RAD;
CONSIDERATO	che è stato individuato quale RUP dell'acquisto di cui trattasi il del Sig. Massimo Mazzetta , afferente a codesto Dipartimento;
CONSIDERATO	che l'importo massimo rientra nei limiti di valore previsti dall'art. 36, comma 2 lett. a) del D. Lgs. 50/2016;
CONSIDERATO	che si tratta di beni aventi caratteristiche standardizzate;
RITENUTI	i motivi, adottati nella richiesta sopracitata, rispondenti alle finalità di pubblico interesse perseguite dall'Amministrazione;
RITENUTO	pertanto, di procedere all'individuazione, mediante sorteggio pubblico di n. 12.276 operatori economici, tra i fornitori abilitati sul MEPA;
CONSIDERATO	che le clausole negoziali essenziali sono contenute nel capitolato tecnico n. 2163464;
CONSIDERATO	che la scelta del contraente viene effettuata mediante RdO sul MEPA, con l'utilizzo del minor prezzo ai sensi di quanto previsto dall'art. 95 comma 4, D. Lgs. 50/2016;
ACCERTATA	la disponibilità sul B.U. esercizio 2018;

DETERMINA

1. La nomina quale Responsabile Unico del Procedimento per l'acquisto di n. n.02 Unità di comunicazione veicolare (On-Board Unit) Commsignia, con interfacce di comunicazione standard per rete cellulare (LTE), reti locali (WiFi, Ethernet) e VANET (IEEE 802.11p); ITS-OB4-WiFi-LTE ITS-OB4-U V2X On Board Unit, n. 02 Software Development Kit per OBU Commsignia; SW-V2X-SS-ETSI - Complete V2X Core Stack for EU – Commsignia, n. 02 Case Rackmount x-Case altezza 4U per



schede e-ATX senza alimentatore, nero, completo di ventole interne low noise (4 front + 2 rear) e supporto Hot-Swap, n. 02 Alimentatore ATX modulare EVGA 1.600W, n.02 Scheda Madre Supermicro X11DAi-N Intel C621 Socket LGA 3647 e-ATX, n. 04 CPU intel Xeon Gold 5120 14c-28t • 24 RAM Kingston 16GB DDR4 2.666MHz ECC con parità, n. 01 Nvidia Quadro P400 2 GB GDDR5 PCI Express 3.0 3 x Mini DisplayPort 02 Seagate Hard-disk ST2000DM006 2TB, n. 02 Samsung 860 EVO, 500 GB, 2.5" SATA III, n. 01 Nvidia QUADRO P5000 16 GB di memoria GDDR5X, n.04 Dissipatore Noctua intel Xeon LGA 3647 formato compatto per case 4U , n. 01 Scheda Pci-e FPGA Arria 10 ATTIAL_devKit RXCA10X115PF40-IDK00A, n. 01 OpenCL BSP RXCA10X0000F40-BSP00B, n.01 1M1-M000127DVA - Scheda di sviluppo FPGA, kit TUL PYNQ-Z2 avanzato, Zynq SoC, Xilinx University, sviluppo PYNQ, del del Sig. Massimo Mazzetta, in possesso dei requisiti professionali di cui alle Linee Guida ANAC n. 3 citate in premessa;

2. Il Responsabile Unico del Procedimento, in considerazione della peculiarità dell'oggetto dell'acquisto, si avvarrà del supporto di una o più unità di personale designate dal Responsabile Scientifico;
3. di procedere all'individuazione, di n. 12.276 operatori economici tra i fornitori abilitati sul MEPA;
4. di autorizzare una procedura negoziata mediante RdO sul MEPA da inoltrare agli operatori economici come sopra individuati, per il successivo affidamento della fornitura per n.02 Unità di comunicazione veicolare (On-Board Unit) Commsignia, con interfacce di comunicazione standard per rete cellulare (LTE), reti locali (WiFi, Ethernet) e VANET (IEEE 802.11p); ITS-OB4-WiFi-LTE ITS-OB4-U V2X On Board Unit, n. 02 Software Development Kit per OBU Commsignia; SW-V2X-SS-ETSI - Complete V2X Core Stack for EU – Commsignia, n. 02 Case Rackmount x-Case altezza 4U per schede e-ATX senza alimentatore, nero, completo di ventole interne low noise (4 front + 2 rear) e supporto Hot-Swap, n. 02 Alimentatore ATX modulare EVGA 1.600W, n.02 Scheda Madre Supermicro X11DAi-N Intel C621 Socket LGA 3647 e-ATX, n. 04 CPU intel Xeon Gold 5120 14c-28t • 24 RAM Kingston 16GB DDR4 2.666MHz ECC con parità, n. 01 Nvidia Quadro P400 2 GB GDDR5 PCI Express 3.0 3 x Mini DisplayPort 02 Seagate Hard-disk ST2000DM006 2TB, n. 02 Samsung 860 EVO, 500 GB, 2.5" SATA III, n. 01 Nvidia QUADRO P5000 16 GB di memoria GDDR5X, n.04 Dissipatore Noctua intel Xeon LGA 3647 formato compatto per case 4U , n. 01 Scheda Pci-e FPGA Arria 10 ATTIAL_devKit RXCA10X115PF40-IDK00A, n. 01 OpenCL BSP RXCA10X0000F40-BSP00B, n.01 1M1-M000127DVA - Scheda di sviluppo FPGA, kit TUL PYNQ-Z2 avanzato, Zynq SoC, Xilinx University, sviluppo PYNQ, per un importo posto a base di gara di € 36.175,51+ IVA;
5. di utilizzare il criterio del minor prezzo ai sensi dell'art. 95, comma 4 D. Lgs, 50/2016;
6. che in caso di parità di offerta, si aggiudicherà mediante sorteggio (solo nel caso del minor prezzo);
7. di aggiudicare la fornitura anche in presenza di una sola offerta valida;
8. di disporre che il pagamento per la fornitura di n.02 Unità di comunicazione veicolare (On-Board Unit) Commsignia, con interfacce di comunicazione standard per rete cellulare (LTE), reti locali (WiFi, Ethernet) e VANET (IEEE 802.11p); ITS-OB4-WiFi-LTE ITS-OB4-U V2X On Board Unit, n. 02 Software Development Kit per OBU Commsignia; SW-V2X-SS-ETSI - Complete V2X Core Stack for EU – Commsignia, n. 02 Case Rackmount x-Case altezza 4U per schede e-ATX senza alimentatore, nero, completo di ventole interne low noise (4 front + 2 rear) e supporto Hot-Swap, n. 02 Alimentatore ATX modulare EVGA 1.600W, n.02 Scheda Madre Supermicro X11DAi-N Intel C621 Socket LGA 3647 e-ATX, n. 04 CPU intel Xeon Gold 5120 14c-28t • 24 RAM Kingston 16GB DDR4 2.666MHz ECC con parità, n. 01 Nvidia Quadro P400 2 GB GDDR5 PCI Express 3.0 3 x Mini DisplayPort 02 Seagate Hard-disk ST2000DM006 2TB, n. 02 Samsung 860 EVO, 500 GB, 2.5" SATA III, n. 01 Nvidia QUADRO P5000 16 GB di memoria GDDR5X, n.04 Dissipatore Noctua intel Xeon LGA 3647 formato compatto per case 4U , n. 01 Scheda Pci-e FPGA Arria 10 ATTIAL_devKit



RXCA10X115PF40-IDK00A, n. 01 OpenCL BSP RXCA10X0000F40-BSP00B, n.01 1M1-M000127DVA - Scheda di sviluppo FPGA, kit TUL PYNQ-Z2 avanzato, Zynq SoC, Xilinx University, sviluppo PYNQ verrà effettuato, entro 30 giorni dal ricevimento della fattura elettronica debitamente controllata e vistata in ordine alla regolarità e rispondenza formale e fiscale;

9. di autorizzare l'imputazione dell'importo (IVA inclusa) sul conto di bilancio A.C.09.01.010.060 - Beni mobili non inventariabili del Progetto di Ricerca 000322_17_POR/FESR_BAIOCCHI_PASSIAMO, di cui è Responsabile Scientifico il Prof. Baiocchi Andrea.

La presente determina, fatto salvo quanto previsto dall'art. 1, comma 32 Legge n. 190/2012 e dal D. Lgs. n. 33/2013, è pubblicata, ai sensi dell'art. 29 D. Lgs. n. 50/2016, sul sito web dell'Amministrazione.

Il Responsabile Amministrativo Delegato
Dott.ssa Alessandra Pelorosso