

Francesco G. Lavacca

Curriculum Vitae ai fini della pubblicazione sul web



Informazioni Personali

nome Francesco Giacinto
cognome Lavacca
luogo e data di nascita Canosa di Puglia (BA), 20 Febbraio 1987
codice fiscale LVCFNC87B20B619U
luogo e data di nascita _____
residenza _____

Formazione

- Nov 2013 – Feb 2017 **Dottorato di ricerca in “Tecnologie dell’Informazione e delle Comunicazioni” presso l’Università degli Studi di Roma “Sapienza”, Conseguita il 27 Febbraio 2017, Titolo della tesi: “OTN/WDM Technology Application for Implementing Xhaul Architecture in C-RAN Environment”.**
Tutor Prof. Vincenzo Eramo
- 10 Dic 2014 **Abilitazione alla professione di Ingegnere dell’Informazione, Esame di Stato conseguito presso l’Ordine degli Ingegneri – Sede di Roma.**
- Gen 2011 – Lug 2013 **Laurea Magistrale in Ingegneria Elettronica presso l’Università degli Studi di Roma “Sapienza”, Conseguita il 22 Luglio 2013 con votazione di 110 e lode/110, Titolo della tesi: “Valutazione di politiche di assegnazione di risorse in reti OTN/WDM con complessità hardware ridotta”.**
Relatore Prof. Vincenzo Eramo
- Set 2006 – Dic 2010 **Laurea triennale in Ingegneria Elettronica presso l’Università degli Studi di Roma “Sapienza”, Conseguita il 15 Dicembre 2010 con votazione di 99/110, Titolo della tesi: “Analisi del bilancio di collegamento spaziale per sistemi in banda Ka e Q”.**
Relatore Prof. Frank Silvio Marzano
- Set 2001 – Lug 2006 **Maturità Scientifica al L.S.S. “Albert Einstein” di Cerignola (FG), Conseguita nel Luglio 2006 con votazione di 96/100.**

Esperienze Lavorative e di Stage

- Mar 2018 – **Vincitore di un assegno di ricerca finanziato dal dipartimento per il progetto dal titolo “Definizione e Valutazione di algoritmi di Mobile Function Virtualization in ambiente di Fog Computing”.**
presso il dipartimento DIET - Università degli Studi di Roma “Sapienza”
- Mar 2017 – Feb 2018 **Assegno di ricerca dal titolo “Definizione e Implementazione di algoritmi di scheduling per la rete TTEthernet del lanciatore VEGA”.**
presso il dipartimento DIET - Università degli Studi di Roma “Sapienza”

- Mar 2017 – Giu 2017 **Tutoraggio Didattico al corso “Internet” (SSD ING/INF-03)**, Erogato dal CdA di Ingegneria delle Telecomunicazioni.
Dipartimento dell'Ingegneria dell'Informazione, Elettronica e Telecomunicazioni (DIET) - Università degli Studi di Roma “Sapienza”
- Mar 2017 – Mag 2017 **Lavoro Occasionale per supporto al Comitato di Monitoraggio nell'attività di coordinamento per la redazione dei Rapporti di Riesame CdS, supporto nella realizzazione degli adempimenti previsti dal sistema AVA, supporto all'analisi dei dati e dei processi per il conferimento di tutte le informazioni utili alla Commissione Paritetica.**
presso la Facoltà di Ingegneria dell'Informazione, Informatica e Statistica, Università degli Studi di Roma “Sapienza”
- Nov 2016 - Feb 2017 **Borsa di ricerca dal titolo “Realizzazione di un simulatore per l'implementazione di algoritmi di placement e routing in architetture NFV” .**
presso il dipartimento DIET - Università degli Studi di Roma “Sapienza”
- Mar 2016 – Giu 2016 **Lavoro Occasionale “Realizzazione di un simulatore in JAVA per la valutazione di prestazioni di algoritmi di scheduling in reti TTEthernet”.**
presso l'Università degli Studi di Roma “Sapienza”
- Gen 2014 – Mar 2014 **Lavoro Occasionale “Realizzazione di un software di simulazione per l'implementazione di una tecnica di routing adattativo in reti ottiche OTN/WDM”.**
presso l'Università degli Studi di Roma “Sapienza”
- Ott 2011 – Dic 2011 **Corso di Formazione per “Progettista Informatico di Strategie Finanziarie Automatizzate”.**
presso l'azienda “Romana Acquisizioni s.r.l.” di Cassino (FR)
- Lug 2007 – Giu 2008 **Servizio Civile, svolto nell'ambito di un progetto di assistenza domiciliare.**
“Unione Italiana dei Ciechi e degli Ipovedenti”, sezione di Bari

Esperienze di Ricerca

- Luglio 2017 – **“Mobile Function Virtualization: definizione e valutazione di algoritmi di tipo NFV in ambiente di Fog Computing”**, *Progetto di Ateneo nell'ambito dei “Progetti per Avvio alla Ricerca - Tipo 2” anno 2017 .*
Ruolo: Proponente
- Mar 2017 – **“ITT PROGRAM – Nano and Micro Launch Vehicle Communication Bus Specification”**, *Progetto finanziato dall' “European Space Agency (ESA)”.*
- Ago 2016 – Nov 2016 **Periodo di Ricerca in visita all'estero presso la School of Computer Science del “Georgia Institute of Technology”, Atlanta GA (USA).**
Sotto la supervisione del Prof. Mostafa Ammar
- Gen 2016 – Lug 2017 **“AAA PROGRAM – TTEthernet per architetture Avioniche Avanzate”**, *Progetto finanziato dalla società “E.L.V. spa”, in collaborazione con l' “Agenzia Spaziale Italiana(ASI)”.*
- Gen 2015 – Dic 2015 **“Definizione e Valutazione di Architetture e Protocolli di comunicazione di una piattaforma di Network Automation per l'infrastruttura TI-NFV”**, *Progetto finanziato da “Telecom Italia”.*
- Gen 2015 – Dic 2015 **“Study of Re-configuration Cost Aware Migration Policies in Energy Efficient Virtualized Data Center Networks”**, *Progetto finanziato dall'Università di Roma “Sapienza”.*

Conoscenze

Inglese Livello Avanzato (C1)

Linguaggi di Programmazione e Simulazione C (molto buono), JAVA (molto buono), Python (buono), MATLAB (molto buono)
Pacchetto Office molto buono

Pubblicazioni

- Marzo 2018 V. Eramo and F. G. Lavacca and M. Listanti and S. Caporossi, "*Performance Evaluation of TTEthernet-based Architectures for the VEGA Launcher*," IEEE Aerospace Conference 2018, Yellowstone Conference Center in Big Sky, Montana, 2018 March 03 - 10, accepted to the conference
- Ottobre 2017 V. Eramo and F. G. Lavacca and M. Listanti and S. Caporossi, "*Definition and Evaluation of an Advanced Avionic TTEthernet Architecture for the support of Launcher Networks*," IEEE Aerospace Magazine, accepted to publication
- Settembre 2017 V. Eramo and F. G. Lavacca, "*Definition and Evaluation of Cold Migration Policies for the Minimization of the Energy Consumption in NFV Architectures*," 28th International Tyrrhenian Workshop, TIWDC 2017, Palermo, Italy, September 18-20, 2017, Proceedings, Volume 766
- Agosto 2017 V. Eramo, E. Miucci, M. Ammar and F. G. Lavacca, "*An integrated approach for Service Function Chain Routing and Virtual Function Network Instance Migration in Network Function Virtualization Architectures*," IEEE/ACM Transactions on Networking, Volume: 25, Issue: 4, Pages: 2008 - 2025, August 2017
- Luglio 2017 V. Eramo, M. Listanti, F. G. Lavacca, P. Iovanna, G. Bottari and F. Ponzini, "*Bandwidth saving in xhaul network architecture with CPRI line bit rate reconfiguration*," IEEE ICTON 2017, Girona (Spain)
- Marzo 2017 V. Eramo, M. Ammar and F. G. Lavacca, "*Migration Energy Aware Reconfigurations of Virtual Network Function Instances in NFV Architectures*," IEEE ACCESS, Volume: 5, Pages: 4927 - 4938, March 2017
- Dicembre 2016 V. Eramo, M. Listanti, F. G. Lavacca, P. Iovanna, G. Bottari and F. Ponzini, "*Trade-off between Power and Bandwidth Consumption in Reconfigurable Xhaul Network Architecture*," IEEE ACCESS, pp. 9053 - 9065, December 2016
- Luglio 2016 V. Eramo, M. Listanti, F. G. Lavacca, P. Iovanna, G. Bottari and F. Ponzini, "*Evaluation of Bandwidth and Power Consumption in Reconfigurable Fronthaul Network Architecture*," ICTON 2016, Trento (Italy)
- Luglio 2015 V. Eramo, M. Listanti, F. G. Lavacca, R. Sabella and F. Testa, "*Performance Evaluation of Integrated OTN/WDM Metropolitan Networks in Static and Dynamic Traffic Scenario*," IEEE Journal of Optical Communications and Networking, vol. 7, pp. 761 - 775
- Luglio 2015 V. Eramo, M. Listanti, F. G. Lavacca, R. Sabella and F. Testa, "*Performance Improvement Evaluation of OTN/WDM Metropolitan Nodes provided with Spatial Speed-up*," ICTON 2015, Budapest (Hungary)
- Maggio 2015 V. Eramo, M. Listanti, F. G. Lavacca, R. Sabella and F. Testa, "*Blocking Performance of Cost Efficient Integrated OTN/WDM Metropolitan Networks in Static Traffic Scenario*," ONDM 2015, Pisa (Italy)
- Luglio 2014 V. Eramo, M. Listanti, F. G. Lavacca, R. Sabella and F. Testa, "*Blocking Performance of Metropolitan Optical Networks equipped with Low Complexity Integrated OTN/WDM Switches*," ICTON 2014, Graz (Austria)