



**Protocollo n.** 1033 del 16/05/2019  
**Repertorio n.** 237/2019

**AVVISO INTERNO N. 11/2019 DI CONFERIMENTO DI COLLABORAZIONE  
RISERVATO AL SOLO PERSONALE DIPENDENTE DELL'UNIVERSITA' LA SAPIENZA**

**Docente proponente: prof. ALESSANDRO TRIFILETTI**

- VISTO** l'art. 7, comma 6 del D.Lgs. n. 165/2001 (e sue successive modificazioni ed integrazioni);
- VISTO** l'art. 5 del Regolamento per il conferimento di incarichi individuali di lavoro autonomo a soggetti esterni all'Ateneo in vigore presso l'Università degli Studi di Roma "La Sapienza";
- VISTA** la richiesta di attivazione della procedura diretta al conferimento di un incarico di lavoro autonomo presentata dal prof. ALESSANDRO TRIFILETTI;
- CONSIDERATA** la necessità di procedere alla verifica preliminare in ordine all'impossibilità di oggettiva di utilizzare il personale dipendente all'interno dell'Università per il conferimento del suddetto incarico;
- VISTA** la delibera del Consiglio di dipartimento del 10/05/2019

si rende noto che il Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni intende conferire n. 1 incarico per lo svolgimento di un'attività di collaborazione a titolo gratuito.

**OGGETTO DELLA PRESTAZIONE:**

Algoritmi di calibrazione digitale per convertitori A/D time-interleaved gerarchici

**DESCRIZIONE DELLA PRESTAZIONE:**

Sviluppo di algoritmi di calibrazione per il front-end di un convertitore A/D a larga banda ed elevata velocità, basato su topologia ATI gerarchica

**COMPETENZE DEL PRESTATORE:**

Formazione:

Laurea Magistrale (Ingegneria Elettronica); Laurea Specialistica (Ingegneria Elettronica); Laurea vecchio ordinamento in Ingegneria elettronica;

Esperienze:

Esperienze: Esperienza progettuale nei campi dell'elaborazione numerica dei segnali, della teoria statistica della stima e della progettazione e dell'ottimizzazione a livello di sistema e a livello circuitale di blocchi analogici e mixed-signal

Competenze:

Competenze: Capacità di sviluppo di algoritmi per la calibrazione di convertitori A/D time-interleaved, e di progettazione di convertitori A/D in tecnologia integrata

**DURATA E IMPEGNO PREVISTO:**



**SAPIENZA**  
UNIVERSITÀ DI ROMA

Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni

Durata: 6 mesi

**PUBBLICAZIONE:**

Il presente avviso sarà inserito sul proprio sito web e sul portale della Trasparenza di Ateneo dal **16/05/2019** al **21/05/2019**.

Coloro i quali siano interessati alla collaborazione dovranno far pervenire al Direttore del Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni, entro il termine sopra indicato, la propria candidatura con allegato curriculum vitae e parere favorevole del Responsabile della Struttura di incardinazione, al seguente indirizzo pec: [diet.pec@cert.uniroma1.it](mailto:diet.pec@cert.uniroma1.it)

Roma, 16/05/2019

F.to Il Direttore  
prof. MARCO LISTANTI

Firma autografa sostituita a mezzo stampa ai  
sensi dell'art. 3, comma 2, del D.Lgs. 39/93