



Protocollo **691 del 16/03/2020**
Repertorio **173/2020**
Codice **VP N.006/2020**

AVVISO DI CONFERIMENTO DI COLLABORAZIONE
RISERVATO AL SOLO PERSONALE DIPENDENTE DELL'UNIVERSITA' LA SAPIENZA

Docente proponente: prof. MAURO OLIVIERI

- VISTO** l'art. 7, comma 6 del D.Lgs. n. 165/2001 (e sue successive modificazioni ed integrazioni);
- VISTO** l'art. 5 del Regolamento per il conferimento di incarichi individuali di lavoro autonomo a soggetti esterni all'Ateneo in vigore presso l'Università degli Studi di Roma "La Sapienza";
- VISTA** la richiesta di attivazione della procedura diretta al conferimento di un incarico di lavoro autonomo presentata dal prof. MAURO OLIVIERI;
- CONSIDERATA** la necessità di procedere alla verifica preliminare in ordine all'impossibilità di oggettiva di utilizzare il personale dipendente all'interno dell'Università per il conferimento del suddetto incarico;
- VISTA** la delibera del Consiglio di dipartimento del 09/03/2020

si rende noto che il Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni intende conferire n. 1 incarico per lo svolgimento di un'attività di collaborazione a titolo gratuito.

OGGETTO DELLA PRESTAZIONE:

Progettazione di sottosistema di debug per processori RISC-V

DESCRIZIONE DELLA PRESTAZIONE:

L'attività prevede: - Lo sviluppo di processori con ISA RISC-V con debug unit conforme alle specifiche RISC-V. - sviluppo di script di verifica hardware e software - Prototipazione su fpga e sintesi per implementazione ASIC - test hardware e software su scheda basata su FPGA

COMPETENZE DEL PRESTATORE:

Formazione:

Dottorato di ricerca (Dottorato di ricerca in ingegneria elettronica);

Esperienze:

Esperienza di ricerca nel settore dei microprocessori embedded, documentata da pubblicazioni e altri prodotti della ricerca. Sviluppo in SystemVerilog di microarchitetture di processori RISC-V Sviluppo di script di compilazione e simulazione RTL in TCL. Sviluppo di testbench in SystemVerilog e in C++ per Verilator.

Competenze:

Linguaggi VHDL, Verilog, SystemVerilog, C, C++, Python, shell script (bash) Ambiente di sviluppo Linux, anche come amministratore di sistema. Conoscenza approfondita dell'instruction set RISC-V



SAPIENZA
UNIVERSITÀ DI ROMA

Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni

DURATA E IMPEGNO PREVISTO:

Durata: 8 mesi

PUBBLICAZIONE:

Il presente avviso sarà inserito sul proprio sito web e sul portale della Trasparenza di Ateneo dal **16/03/2020** al **21/03/2020**.

Coloro i quali siano interessati alla collaborazione dovranno far pervenire al Direttore del Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni, entro il termine sopra indicato, la propria candidatura con allegato curriculum vitae e parere favorevole del Responsabile della Struttura di incardinazione, al seguente indirizzo pec: diet.pec@cert.uniroma1.it.

Roma, 16/03/2020

F.to Il Direttore
prof. MARCO LISTANTI

Firma autografa sostituita a mezzo stampa ai
sensi dell'art. 3, comma 2, del D.Lgs. 39/93