



SAPIENZA
UNIVERSITÀ DI ROMA

Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni

Protocollo 2147 del 30/09/2019
Repertorio 455
Codice VP N. 20/2019

AVVISO DI CONFERIMENTO DI COLLABORAZIONE
RISERVATO AL SOLO PERSONALE DIPENDENTE DELL'UNIVERSITA' LA SAPIENZA

Docente proponente: prof. MAURO OLIVIERI

- VISTO** l'art. 7, comma 6 del D.Lgs. n. 165/2001 (e sue successive modificazioni ed integrazioni);
- VISTO** l'art. 5 del Regolamento per il conferimento di incarichi individuali di lavoro autonomo a soggetti esterni all'Ateneo in vigore presso l'Università degli Studi di Roma "La Sapienza";
- VISTA** la richiesta di attivazione della procedura diretta al conferimento di un incarico di lavoro autonomo presentata dal prof. MAURO OLIVIERI;
- CONSIDERATA** la necessità di procedere alla verifica preliminare in ordine all'impossibilità di oggettiva di utilizzare il personale dipendente all'interno dell'Università per il conferimento del suddetto incarico;
- VISTA** la delibera del Consiglio di dipartimento del 24/09/2019

si rende noto che il Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni intende conferire n. 1 incarico per lo svolgimento di un'attività di collaborazione a titolo gratuito.

OGGETTO DELLA PRESTAZIONE:

sviluppo, verifica e test di piattaforme di microcontrollori RISC-V

DESCRIZIONE DELLA PRESTAZIONE:

L'attività prevede a) la verifica tramite simulazione in ambiente Modelsim/Verilator di microcontrollori della serie PULP basati su core RISC-V della famiglia Klessydra b) la prototipazione e il test hardware dei suddetti microcontrollori su FPGA Xilinx c) il debug software di applicazioni di ambito machine learning e aerospaziale sui suddetti prototipi di microcontrollore

COMPETENZE DEL PRESTATORE:

Formazione:

Dottorato di ricerca (dottorato in ingegneria elettronica);

Esperienze:

Esperienze: Sviluppo in SystemVerilog di microarchitetture di processori RISC-V Sviluppo di script di compilazione e simulazione RTL in TCL. Sviluppo di testbench in SystemVerilog e in C++ per Verilator.

Competenze:

Competenze: Linguaggi VHDL, Verilog, SystemVerilog, C, C++, Python, shell script (bash) Ambiente di sviluppo Linux, anche come amministratore di sistema



SAPIENZA
UNIVERSITÀ DI ROMA

Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni

DURATA E IMPEGNO PREVISTO:

Durata: 2 mesi

PUBBLICAZIONE:

Il presente avviso sarà inserito sul proprio sito web e sul portale della Trasparenza di Ateneo dal **30/09/2019** al **05/10/2019**.

Coloro i quali siano interessati alla collaborazione dovranno far pervenire al Direttore del Dipartimento di Ingegneria dell'Informazione, Elettronica e Telecomunicazioni, entro il termine sopra indicato, la propria candidatura con allegato curriculum vitae e parere favorevole del Responsabile della Struttura di incardinazione, al seguente indirizzo email: alessandra.pelrosso@uniroma1.it.

Roma, 30/09/2019

F.to Il Direttore
prof. MARCO LISTANTI

Firma autografa sostituita a mezzo stampa ai
sensi dell'art. 3, comma 2, del D.Lgs. 39/93