



**SAPIENZA**  
UNIVERSITÀ DI ROMA

CRAS - “Centro Ricerca Aerospaziale Sapienza”

BANDO AU 7/2025 Rep. 18/2025 Prot. n. 57 del 11/02/2025

### **NOMINA COMMISSIONE GIUDICATRICE**

#### **II DIRETTORE**

- Visto** il Regolamento per il conferimento di incarichi individuali di lavoro autonomo a soggetti esterni all'Ateneo in vigore presso l'Università degli Studi di Roma la Sapienza;
- Vista** la richiesta presentata dal prof. Luciano less;
- Visto** il Bando di selezione prot. n. 57 dell'11/02/2025, Rep. 18/2025, scaduto il 26/02/2025;
- Vista** la delibera del Comitato Direttivo del CRA – Centro Ricerca Aerospaziale Sapienza del 27/01/2025 che delega il Direttore ad attivare le procedure per il conferimento di incarichi o borse per attività di ricerca;
- Sentito** il Comitato Direttivo del Centro con mail del 03/03/2025;
- Verificata** la copertura economico-finanziaria garantita dal progetto di ricerca: “Emendamento 1 a contratto Tasi - Cras nr. 1520107225 progetto 000203\_22\_CT\_TASI\_VERITAS\_IESS e fondi residui, di cui è responsabile scientifico il prof. Luciano less;

### **DECRETA**

la nomina della Commissione Giudicatrice che sarà così composta:

- prof. Luciano less, Dipartimento di Ingegneria Meccanica e Aerospaziale
- dott. Daniele Durante, Dipartimento di Ingegneria Meccanica e Aerospaziale
- dott. Riccardo Malpica Galassi, Dipartimento di Ingegneria Meccanica e Aerospaziale

per la procedura di valutazione comparativa per il conferimento di un incarico di lavoro autonomo per il supporto all'attività di ricerca” VERITAS RFLPE: RFLPE digital module development: finalizzazione dei requirement del FPGA, e supporto alla realizzazione della Chirp Generator Card, nell'ambito del progetto “Estensione 1 al contratto stipulato con TASI per l'esecuzione del WP ID PN 127373, Project ID VERITAS RDLPE: RFLPE digital module development, includendo le seguenti attività:

- partecipazione a incontri tecnici
- valutazione dei requisiti del controller FPGA
- supporto all'aggiornamento del disegno elettrico della Chirp Generator Card
- supporto alla pubblicazione del disegno elettrico della Chirp Generator Card per la realizzazione del PCB
- aggiornamento del documento sui requisiti del Controller FPGA
- fornire il layout preliminare del PCB al reparto di realizzazione del PCB
- supportare le attività di posizionamento e routing nella realizzazione del PCB



- analizzare i risultati della simulazione dell'integrità del segnale

a favore del Centro Ricerca Aerospaziale dell'Università degli Studi di Roma "La Sapienza", di cui al bando n. 7/2025, prot. 57 rep.18/2025 dell'11/02/2025.

Roma, 6 marzo 2025

Il Direttore  
Prof. Francesco Nasuti