

# Graziano Battisti

Ph.D. Student ING-INF/01

Systems engineering telecommunications and HW/SW platforms

Micro and nano electronic devices for embedded systems



#####



+39 ### #####

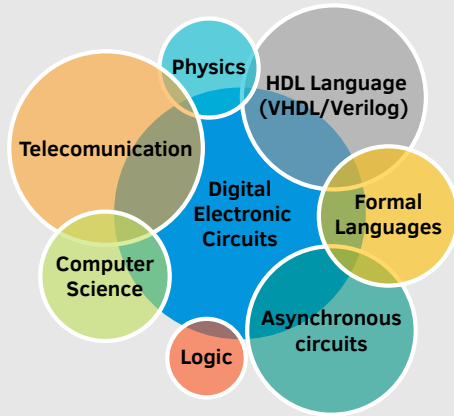


profile/Graziano\_Battisti



graziano.battisti@gmail.com

## Skills



## Interests

Paragliding

Friends

Mountains

Electronics

Physics and Mathematics

## Formazione

- 2017 - oggi **Corso di Dottorato ICT** Università degli Studi dell'Aquila  
Ingegneria e scienze dell'informazione  
*Advisors: M. Faccio, F. Santucci*
- lug 2019 **Electronic System-Level HW/SW Co-Design**  
DEWS - Università degli Studi dell'Aquila  
Dipartimento di ingegneria e Scienze dell'Informazione e Matematica  
*L. Pomante*
- set 2018 **LLP/ERASMUS 2017/2018** University of Crete  
Heraklion - Crete, Greece
- giu 2018 **Corso Embedded Linux System** DISIM - Università degli Studi dell'Aquila  
Dipartimento di ingegneria e Scienze dell'Informazione e Matematica  
*L. Pomante*
- feb giu 2018 **Erasmus Mundus, Staff Mobility** Universidad de Matanzas  
Digital Signal Processing
- ott nov 2017 **Corso di Formazione Generale e Specifica dei Lavoratori** Univaq  
CODICE ATECO 85.42.00 Tecnico di laboratorio  
  - Rischio infortuni, rischio meccanico e elettrico, attrezzature elettriche e meccaniche, norma generale
  - durata del corso: 16 ore
- 2016 **Dottore in Ingegneria Elettronica v.o.** Università degli Studi dell'Aquila  
Specializzazione: Elettronica Digitale e Controlli Automatici
- giu 2014 **Abilitazione Stazione Radiamatoriale** Ministero dello Sviluppo economico
- giu 2014 **LLP/ERASMUS 2013/2014** KTH - Royal Institute of Technology  
Stockholm - Sweden
- mag 2014 **VLSI CAD: Logic Layout** University of Illinois at Urbana  
MOOC Coursera  
  - Boolean Algebra, BDDs, SAT, 2-Level Synthesis, Algebraic Division, Multilevel Factor Extract, Don't Cares, ASIC Placement, Technology Mapping, ASIC Routing, Timing Analysis
  - Tools: KDBB, MiniSAT, SIS, Espresso...
- apr 2014 **Progettazione di circuiti e sistemi elettronici in ORCAD-Pspice CADENCE Design System** Università degli Studi dell'Aquila  
Dipartimento Ingegneria Industriale e dell'Informazione e di Economia (DIIIE)  
  - Simulazioni di circuiti di complessità crescente con Spice;
  - Analisi Statica, in frequenza e transitori;
  - Layout per PCB o fonderia su silicio.
- giu lug 2011 **Auditor/Responsabili Gruppo di Audit di Sistemi di Gestione per la Qualità (ISO 9001 e 19011, ISO/IEC serie 17000)**  
ANGQ - Associazione Nazionale Garanzia della Qualità - Cert. 2522  
Frequentato corso di 40 ore e esame finale superato
- lug 2010 **UNI EN ISO 9001:2008 e i Sistemi di Gestione per la Qualità**  
AICQ-CI Roma (Attestato n. 1814)
- mar 2009 **Corso Certificazione ISO 14001 in tema ambientale** Univaq  
SistemAbruzzo (36 ore - 3 CFU)
- giu 1995 **Perito Capotecnico Elettronico Informatico** ITIS C. Rosatelli (RI)  
Specializzazione Telecomunicazioni

# Graziano Battisti

Ph.D. Student ING-INF/01

Systems engineering telecommunications and HW/SW platforms

Micro and nano electronic devices for embedded systems



Dipartimento di Ingegneria e Scienze dell'Informazione e Matematica

Università degli Studi dell'Aquila



consorzio nazionale  
interuniversitario  
per le telecomunicazioni

GRAZIANO BATTISTI

## Attività didattiche

2017 - 2018 **Informatica** Università la Sapienza - Roma  
2018 - 2019 **Informatica**  
Corso: Fisioterapista  
Sabina Universitas - RI

2017 - 2018 **Fisica Applicata** Università la Sapienza - Roma  
2018 - 2019 **Fisica Applicata**  
2019 - 2020 **Fisica Applicata**  
Corso: Tecniche della Prevenzione nell'Ambiente e nei Luoghi di Lavoro  
Sabina Universitas - RI

2017 - 2018 **Fisica Applicata** Università la Sapienza - Roma  
2018 - 2019 **Fisica Applicata**  
2019 - 2020 **Fisica Applicata**  
Corso: Tecniche di Radiologia Medica, per Immagini e Radioterapia  
Sabina Universitas - RI

2017 - 2018 **Fisica Applicata** Università la Sapienza - Roma  
2018 - 2019 **Fisica Applicata**  
2019 - 2020 **Fisica Applicata**  
Corso: Tecniche di Laboratorio Biomedico  
Sabina Universitas - RI

feb, giu 2018 **Digital Signal Processing** Universidad de Matanzas - Cuba  
Sampling and filtering Multi-rate of numerical signals  
Dipartimento: Physics and Electrotechnical Department

2015 - oggi **Assistenza Laboratorio** Università degli Studi dell'Aquila  
Corsi:  
• Elettronica 1  
• Teoria dei Segnali  
• Elettronica dei Sistemi Digitali  
• Elettrotecnica  
• Controlli Automatici

## Attività di Ricerca

2017 - oggi **Ph.D. Student ICT** Università degli Studi dell'Aquila  
Attività di studio su dispositivi elettronici per le telecomunicazioni in ambito 5G e satellitare.

2016 - 2017 **Controllo di Sistemi nonlineari con specifiche Linear Temporal Logic (LTL)** Università degli Studi dell'Aquila  
Applicazioni di automi di Büchi generati da specifiche LTL per il controllo di sistemi nonlineari (Bisimulazione).

# Graziano Battisti

Ph.D. Student ING-INF/01

Systems engineering telecommunications and HW/SW platforms

Micro and nano electronic devices for embedded systems



Dipartimento di Ingegneria e Scienze dell'Informazione e Matematica

Università degli Studi dell'Aquila



consorzio nazionale interuniversitario per le telecomunicazioni

## Lavoro

- 2015-oggi **Tecnico di Laboratorio Elettronico** Università degli Studi dell'Aquila Dipartimento di Ingegneria e Scienze dell' Informazione e Matematica - DISIM Supporto alle attività didattiche dei corsi di Segnali, Elettronica analogica e digitale, Misure e Automazione. Cooperazione in attività di ricerca del Dipartimento.
- 2010-2015 **Tecnico informatico elaborazione dati** Università degli Studi dell'Aquila Supporto e certificazione di Qualità (ISO9001). Auditor interno certificato. Supporto al placement post-laurea.
- 2005-2010 **Tecnico informatico elaborazione dati** Università degli Studi dell'Aquila Elaborazione dati statistici per il MIUR come tecnico dell'**Osservatorio Statistico e supporto al nucleo di valutazione**.
- 1999-2003 **Tecnico Specializzato Apparati per Telecomunicazioni** Alcatel - (RI) Collaudo Finale ed In-circuit su apparati di telecomunicazioni dedicati alla trasmissione video e dati digitali conformi SDH (Synchronous Digital Hierarchy).

## Pubblicazioni

### References

- [1] **"Performance and Hardware Complexity Trade-offs for Digital Transparent Processors in 5G Satcoms"**  
*V. Sulli, G. Marini, F. Santucci, M. Faccio, G. Battisti*  
IEEE Aerospace Conference 2019 - 4.09 Wideband Communications Systems.
- [2] Approved on Abstract **"Optimized Architectures for Digital Transparent Processor in 5G LEO Satellite Constellations"**  
*G. Marini, V. Sulli, F. Santucci, D. Giancristofaro, M. Faccio, G. Battisti*  
IEEE Aerospace Conference 2020 - 4.09 Wideband Communications Systems.

*Questo è un CV interattivo, si prega di stampare se necessario*