



Curriculum Vitae

INFORMAZIONI PERSONALI

Riccardo Della Sala

ISTRUZIONE E FORMAZIONE

A.A. 2019 - 2020 **Laurea Magistrale in Ingegneria Elettronica con votazione 110/110 con Lode**
 Università "La Sapienza" di Roma, Facoltà di Ingegneria dell'Informazione, Informatica e Statistica
 Titolo Tesi: "Studio ed implementazione di PUF analogici e digitali per applicazioni crittografiche"
 Relatore: Prof. Giuseppe Scotti

A.A. 2017 - 2018 **Laurea Triennale in Ingegneria Elettronica con votazione 110/110 con Lode**
 Università "La Sapienza" di Roma, Facoltà di Ingegneria dell'Informazione, Informatica e Statistica
 Titolo Tesi: "Progetto di un filtro passabanda attivo CMOS a bassissimo consumo per applicazioni di neural recording"
 Relatore: Prof. Giuseppe Scotti

A.A. 2014 - 2015 **Diploma di maturità scientifica con votazione 88/100**
 Liceo Scientifico A. Meucci, Via Carroceto, 193/A, 04011 Aprilia LT

COMPETENZE PERSONALI

Lingua madre Italiano

Altre lingue

	COMPRESIONE		PARLATO		PRODUZIONE SCRITTA
	Ascolto	Lettura	Interazione	Produzione orale	
Inglese	C1	C1	C1	C1	C1
Advanced					

Livelli: A1/A2: Utente base - B1/B2: Utente intermedio - C1/C2: Utente avanzato
[Quadro Comune Europeo di Riferimento delle Lingue](#)

Competenze comunicative Ottime competenze comunicative e interpersonali tra cui rispetto, empatia e chiarezza acquisite tramite anni di insegnamento privato di Fisica, Matematica, Elettronica ed Informatica per studenti Universitari e Liceali.

Competenze organizzative e gestionali Buone capacità organizzative e gestionali acquisite tramite anni di sport accompagnati da studi scolastici e musica classica. Determinazione, dinamicità e resilienza acquisite tramite anni di sport individuali a livello agonistico come ginnastica artistica maschile e pentathlon moderno. Spirito di gruppo, adattabilità e flessibilità acquisiti tramite anni di pallavolo a livello agonistico militando sino ai campionati di serie D.

- Competenze professionali**
- Progettazione e prototipazione realizzativa di dispositivi e apparecchiature elettroniche integrate e discrete.
 - Progettazione Spice, e conoscenza di tool come Orcad, KiCAD, Cadence Virtuoso, NgSpice, PSIM.
 - Analisi e progettazione di strutture elettroniche e microelettroniche digitali, analogiche e mixed signals, nei settori FPGA, DSP, ASIC, e VLSI.
 - Progettazione VHDL con utilizzo di tool come GHDL, GTKWAVE, Modelsim, Vivado.
 - Programmazione C, C++, Bash, Java, C/C++ for Arduino, Matlab/Octave, Simulink
 - Progettazione e assemblaggio di PC desktop con conoscenza approfondita della componentistica hardware e capacità di diagnostica e risoluzione di problemi hardware e software per sistemi operativi Windows, Linux.
- Competenze informatiche**
- Conoscenza approfondita di sistemi operativi Windows.
 - Conoscenza approfondita di sistemi operativi Linux e Linux based tra cui Ubuntu, Fedora, Red Hat, Arch-Linux, Debian, Chrome OS.
 - Buona conoscenza di bootloader GNU GRUB, GRUB2 per la gestione di sistemi multiplatforma Windows-Linux.
 - Buona conoscenza di programmi per ufficio come le suite Microsoft Office, OpenOffice, Libre Office.
 - Ottima conoscenza di LaTeX.
 - Ottima conoscenza di software tool per la progettazione e l'analisi di circuiti elettronici come la suite Orcad, Cadence, Modelsim, Vivado, NgSpice, KiCAD, PSIM.
 - Buona conoscenza di ambienti e piattaforme Apple IOS ed Android.
 - Ottima capacità di programmazione C, C++, Bash, Java, Matlab.
 - Buona conoscenza di tool per la simulazione di architetture di rete come Netkit.
- Altre competenze**
- Chitarra classica per 5 anni.
Per 4 anni ho fatto parte di un'orchestra di sole chitarre classiche.
 - Pallavolo a livello agonistico sino ai campionati di serie D.
 - Pentathlon moderno a livello agonistico per 5 anni con partecipazione ai campionati nazionali.
 - Canottaggio presso il Centro Nautico Nazionale di Sabaudia.
 - Patente di guida B.

ULTERIORI INFORMAZIONI

- Pubblicazioni scientifiche**
- Riccardo Della Sala, Pietro Monsurrò, Giuseppe Scotti, Alessandro Trifiletti: "Area-Efficient Low-Power Bandpass Gm-C Filter for Epileptic Seizure Detection in 130nm CMOS", 2019 26th IEEE International Conference on Electronics, Circuits and Systems (ICECS), 27-29 Nov. 2019.
- Articoli sottomessi**
- Davide Bellizia, Riccardo Della Sala, and Giuseppe Scotti "SC-DDPL as a Countermeasure Against Static Power Side Channel Attacks" Jetcas S.I "Hardware Security in Emerging Technologies: Vulnerabilities, Attacks, and Solutions" 2020.
- Progetti**
- "Area-Efficient Low-Power Bandpass Gm-C Filter for Epileptic Seizure Detection in 130nm CMOS" A.A. 2018
 - "Realizzazione di una architettura fully-custom per l'elaborazione floating point ad 8 bit per il deep learning" A.A. 2019
 - "Design di una nuova topologia di amplificatore operazionale 3 stadi con inverse nested-Miller compensation" A.A. 2019
 - "A highly-linear tunable CMOS pseudoresistor for very low-power biomedical filters" A.A. 2019
 - "Studio e realizzazione di nuove topologie di amplificatori operazionali body-biased per applicazioni IoT e biomediche" A.A. 2019
 - "Sallen-Key 6th order band-pass filter for biomedical application" A.A. 2019
 - "Sub- μ W Front-End Low Noise Amplifier for Neural Recording Applications" A.A. 2020
 - "Software implementation of Advanced Encryption System with custom acceleration on FPGA Virtex 7" A.A. 2020
 - "Studio di nuove topologie di PUF basate su configurazioni RCCM" A.A. 2020
 - "Studio e realizzazione di nuove topologie di PUF ad approccio multipath per applicazioni

Curriculum Vitae

- criptografiche" A.A. 2020
- "Studio e realizzazione di un Forward Converter step-down con algoritmi di ottimizzazione" A.A. 2020

Dati personali

Autorizzo il trattamento dei miei dati personali ai sensi del Decreto Legislativo 30 giugno 2003, n. 196 "Codice in materia di protezione dei dati personali.

DATA

FIRMA

14/01/2021