



● ESPERIENZA LAVORATIVA

01/11/2018 – ATTUALE – Roma, Italia
STUDENTE DI DOTTORATO – SAPIENZA UNIVERSITÀ DI ROMA

Progetto di ricerca: Memorie non-volatili emergenti: nuove proposte ed ingegnerizzazione di tecnologie esistenti.
Descrizione: studio di algoritmi di programmazione e cancellazione di memorie di tipo SuperFlash attraverso simulazioni TCAD e test su chip.
Design e fabbricazione di memorie resistenti a cambiamento di fase cristallina basate su silicio.

01/02/2018 – 30/09/2018 – Roma, Italia
ASSEGNISTA DI RICERCA – SAPIENZA UNIVERSITÀ DI ROMA

Attività di ricerca finalizzata alla "Convergenza di sensori miniaturizzati indossabili inerziali e per elettromiografia"

● ISTRUZIONE E FORMAZIONE

01/2015 – 07/2017 – Via Eudossiana 18, Roma, Italia
LAUREA MAGISTRALE IN INGEGNERIA DELLE NANOTECNOLOGIE – Sapienza Università di Roma

10/2011 – 12/2014 – Via Eudossiana 18, Roma, Italia
LAUREA TRIENNALE IN INGEGNERIA ELETTRONICA – Sapienza Università di Roma

● COMPETENZE LINGUISTICHE

Lingua madre: ITALIANO

Altre lingue:

	COMPRESIONE		ESPRESSIONE ORALE		SCRITTURA
	Ascolto	Lettura	Produzione orale	Interazione orale	
INGLESE	C1	C1	C1	C1	C1

Livelli: A1 e A2: Livello elementare B1 e B2: Livello intermedio C1 e C2: Livello avanzato

● COMPETENZE DIGITALI

Padronanza del Pacchetto Office (Word Excel PowerPoint ecc) | Microsoft Office | Linguaggio di programmazione C, Python, Matlab, Labview, Assembly, TCL | Synopsys TCAD | Pspice | LaTeX | OriginLab

Tecnologie e processi

PVD | CVD | AFM | Wet e dry etching | Spettroscopia Raman | SEM | XRD | TEM

Strumenti misure elettriche

Multimetro | Oscilloscopio | Semiconductor analyzer

Competenze teoriche

Terahertz detector | Fisica dello stato solido | Memorie non volatili | Signal processing | Nanotecnologie | Tecniche di fabbricazione | Tecniche di caratterizzazione