

INFORMAZIONI PERSONALI

Valerio Spinogatti

POSIZIONE PER LA QUALE SI CONCORRE

Bando ICE 04/2024 (Sviluppo metodi di attacco per dispositivi crittografici)

ISTRUZIONE E FORMAZIONE

09/2019 – 10/2021

Laurea magistrale in Ingegneria Elettronica

Università degli studi di Roma La Sapienza

Votazione: 110 e lode

09/2016 - 07/2019

Laurea triennale in Ingegneria Elettronica

Università degli studi di Roma La Sapienza

Votazione: 110 e lode

ESPERIENZE LAVORATIVE

05/08/2022 - 04/05/2023

Incarico bando ICE 13/2022

Committente: Università degli studi di Roma La Sapienza

Oggetto: Sviluppo metodi di attacco per dispositivi crittografici

11/05/2023 – 10/02/2024

Incarico bando ICE 03/2023

Committente: Università degli studi di Roma La Sapienza

Oggetto: Sviluppo metodi di attacco per dispositivi crittografici

COMPETENZE PERSONALI

Lingua madre

Italiano

Altre lingue

Inglese

COMPRESIONE		PARLATO		PRODUZIONE SCRITTA
Ascolto	Lettura	Interazione	Produzione orale	
Buono	Buono	Buono	Buono	Ottimo
Cambridge First Certificate (B2)				

Livelli: A1/A2: Utente base - B1/B2: Utente intermedio - C1/C2: Utente avanzato

[Quadro Comune Europeo di Riferimento delle Lingue](#)

Competenze informatiche

- Linguaggi di programmazione/piattaforme: C, C++, Python, MATLAB
- Linguaggi di descrizione hardware: VHDL
- Tool di progettazione e di simulazione: OrCAD, Virtuoso, Vivado, ModelSim, MicrowaveOffice (a livello base)
- Sistemi di videoscrittura: Microsoft Word, LaTeX
- Sistemi operativi: Windows, Linux

Altre competenze

Progettazione microelettronica (analogica e digitale)

ULTERIORI INFORMAZIONI

Pubblicazioni scientifiche

A 0.15-to-0.5 V Body-Driven Dynamic Comparator with Rail-to-Rail ICMR

DELLA SALA, RICCARDO; SPINOGATTI, VALERIO; BOCCIARELLI, CRISTIAN; CENTURELLI, FRANCESCO; TRIFILETTI, ALESSANDRO - 01a Articolo in rivista

rivista: JOURNAL OF LOW POWER ELECTRONICS AND APPLICATIONS (Basel : MDPI) pp. 1-20

- issn: 2079-9268 - wos: WOS:001020907500001 (1) - scopus: 2-s2.0-85163690438 (2)

High-accuracy low-cost generalized complex pruned Volterra models for nonlinear calibration

BOCCIARELLI, CRISTIAN; CENTURELLI, FRANCESCO; MONSURRO', PIETRO; SCOTTI, GIUSEPPE; SPINOGATTI, VALERIO; TOMMASINO, PASQUALE; TRIFILETTI, ALESSANDRO - 01a Articolo in rivista

rivista: IEEE TRANSACTIONS ON CIRCUITS AND SYSTEMS. I, REGULAR PAPERS (Piscataway NJ: Institute of Electrical and Electronics Engineers, 2004-) pp. 3534-3544 - issn: 1558-0806 - wos: WOS:001019441000001 (0) - scopus: 2-s2.0-85163505532 (0)

A novel ultra-low voltage fully synthesizable comparator exploiting NAND gates

DELLA SALA, RICCARDO; BOCCIARELLI, CRISTIAN; CENTURELLI, FRANCESCO; SPINOGATTI, VALERIO; TRIFILETTI, ALESSANDRO - 04b Atto di convegno in volume

congresso: PRIME 23. 18th International conference on Ph.D. research in microelectronics and electronics (Valencia; Spain)

libro: PRIME 23. 18th International conference on Ph.D. research in microelectronics and electronics - (979-8-3503-0320-9)

Robust body biasing techniques for dynamic comparators

SPINOGATTI, VALERIO; BOCCIARELLI, CRISTIAN; CENTURELLI, FRANCESCO; DELLA SALA, RICCARDO; TRIFILETTI, ALESSANDRO - 04b Atto di convegno in volume

congresso: PRIME 23. 18th International conference on Ph.D. research in microelectronics and electronics (Valencia; Spain)

libro: PRIME 23. 18th International conference on Ph.D. research in microelectronics and electronics - (979-8-3503-0320-9)

A 2.5 GHz, 0.6 V body driven dynamic comparator exploiting charge pump based dynamic biasing

BOCCIARELLI, CRISTIAN; CENTURELLI, FRANCESCO; DELLA SALA, RICCARDO; SPINOGATTI, VALERIO; TRIFILETTI, ALESSANDRO - 04b Atto di convegno in volume

congresso: PRIME 23. 18th International conference on Ph.D. research in microelectronics and electronics (Valencia; Spain)

libro: PRIME 23. 18th International conference on Ph.D. research in microelectronics and electronics - (979-8-3503-0320-9)

An improved strong arm comparator with integrated static preamplifier

SPINOGATTI, VALERIO; DELLA SALA, RICCARDO; BOCCIARELLI, CRISTIAN; CENTURELLI, FRANCESCO; TRIFILETTI, ALESSANDRO - 01a Articolo in rivista

rivista: IEEE ACCESS (Piscataway NJ: Institute of Electrical and Electronics Engineers) pp. 91724-91737 - issn: 2169-3536 - wos: WOS:001060269100001 (1) - scopus: 2-s2.0-85168657692 (1)

A 17 GHz inductorless low-pass filter based on a quasi-Sallen–Key approach

BOCCIARELLI, CRISTIAN; CENTURELLI, FRANCESCO; MONSURRO', PIETRO; SPINOGATTI, VALERIO; TRIFILETTI, ALESSANDRO - 01a Articolo in rivista

rivista: INTERNATIONAL JOURNAL OF CIRCUIT THEORY AND APPLICATIONS (Chichester ; New York, NY : John Wiley & Sons, Ltd.) pp. 1-19 - issn: 1097-007X - wos: WOS:001011676400001 (0) - scopus: 2-s2.0-85162698154 (0)

A class-AB linear transconductor with enhanced linearity

BOCCIARELLI, CRISTIAN; CENTURELLI, FRANCESCO; MONSURRO', PIETRO; SPINOGATTI, VALERIO; TRIFILETTI, ALESSANDRO - 01a Articolo in rivista

rivista: AEÜ. INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS (Urban & Fischer Verlag Jena:Postfach 100537, D-07705 Jena Germany:011 49 3641 626430, EMAIL: journals@urbanfischer.de, INTERNET: <http://www.urbanfischer.de>, Fax: 011 49 3641 626500) pp. 1-8 - issn: 1434-8411 - wos: WOS:000701399900013 (3) - scopus: 2-s2.0-85114694289 (2)

Riconoscimenti e premi

- Percorso di Eccellenza (Laurea Triennale in Ingegneria Elettronica)
- Primo posto nella 2° edizione del certamen EPISTEMAI – ΕΠΙΣΤΗΜΑΙ presso il liceo ginnasio statale T. Tasso

DATA
31/05/2021