



Curriculum vitae

Sostituire con nome (I) Cognome (I)

INFORMAZIONI PERSONALI

Lorenzo Ferrante

[Tutti i campi del CV sono facoltativi. Rimuovere i campi vuoti.]

OCCUPAZIONE PER LA QUALE
SI CONCORRE
POSIZIONE RICOPERTA
OCCUPAZIONE DESIDERATA
TITOLO DI STUDIO
OBIETTIVO PROFESSIONALE

Progettista elettronico / studente / progettista elettronico RF / Laurea
Magistrale in Ingegneria Elettronica/ lavorare nell'elettronica a RF e
microonde nel settore aerospaziale

ESPERIENZA PROFESSIONALE

[Inserire separatamente le esperienze professionali svolte iniziando dalla più recente.]

**Tesista presso Leonardo Electronics, progettazione di sistemi a segnali misti alle
radiofrequenze per applicazioni radar.**

Progettista elettronico presso SASA (Sapienza Aerospace Student Association) per la competizione
americana CanSat 2024, in cui con il team abbiamo sviluppato una sonda per partecipare alla
competizione.

ISTRUZIONE E FORMAZIONE

Sostituire con date (da - a)

[Inserire separatamente i corsi frequentati iniziando da quelli più recenti.]

**Laurea Triennale in ingegneria informatica, indirizzo robotica ed
automazione**

Sostituire con il livello
QEQ o altro, se
conosciuto

Laurea Magistrale in Ingegneria Elettronica (in corso)

-Per la triennale: Facoltà di Ingegneria di Roma Tor Vergata, Via del Politecnico, 1

- Per la magistrale (ancora in corso): Facoltà di Ingegneria dell'Informazione, Informatica e Statistica,
La Sapienza Università di Roma

-Per la triennale: Sistemi Operativi, Reti di Calcolatori (due progetti di telecomunicazioni in linguaggio
C in ambiente multi-thread competitivo con utilizzo estensivo di semafori e meccanismi di
coordinazione della memoria), Sistemi dinamici (con progetti in MATLAB e Simulink)

-Per la magistrale: microonde (guide d'onda, giunzioni da una a tre porte), sistemi a radiofrequenza
(analisi di mixer, amplificatori di potenza, rumore di fase, sintetizzatori di frequenza, amplificatori a
basso rumore, oscillatori(progetto su Microwave Office di un amplificatore a basso rumore a
13GHz), sistemi digitali (VHDL, system Verilog, progettazione transistor-level, analisi di processori
RISC-V della famiglia PULPino Klessydra. Conversione del processore scalare PULPino Klessydra
T03 Gold in un processore VLIW utilizzando Modelsim, VHDL e Verilog), progetto di filtri attivi (in
Cadence Virtuoso), misure in laboratorio RF su cavità risonanti, guide d'onda, microstrips,
amplificatori, mixer, antenne, optoelettronica (laser, fibre ottiche, circuiti ottici etc), circuiti integrati
(clock recovery, convertitori ADC/DAC, progetto in Cadence Virtuoso di un convertitore DAC ad 8 bit
in tecnologia C-2C fino al livello di layout con simulazioni post-layout e parassite, nell'ambito di un
progetto di ricerca Europeo).

Lingua madre Italiano

Altre lingue

Inglese

COMPRENSIONE		PARLATO		PRODUZIONE SCRITTA
Ascolto	Lettura	Interazione	Produzione orale	
C1	C1	C1	C1	C1
IELTS C1				

Competenze comunicative

Possiedo ottime conoscenze di stesura e scrittura, avendo pubblicato un libro intorno ai diciassette anni, ed avendone scritti diversi da quando ne avevo otto.
Non ho problemi a parlare davanti ad un pubblico

Competenze organizzative e gestionali

Sono stato un rilevatore ISTAT per due anni, quindi ho appreso come relazionarmi con le persone, come gestire gli appuntamenti, come organizzare una raccolta informazioni porta a porta.

Competenze professionali

Attualmente sono tesista presso Leonardo Spa. Mi sto occupando di progettazione di sistemi a radiofrequenza, in particolare mi occupo di progettare catene a bassissimo rumore di fase e mi avvalgo di convertitori ADC e DAC di nuova generazione e schede ad altissime prestazioni pensate specificatamente per il mondo a RF.

Competenze digitali

AUTOVALUTAZIONE				
Elaborazione delle informazioni	Comunicazione	Creazione di Contenuti	Sicurezza	Risoluzione di problemi
Inserire il livello	Inserire il livello	Inserire il livello	Inserire il livello	Inserire il livello

Livelli: Utente base - Utente intermedio - Utente avanzato
Competenze digitali - Scheda per l'autovalutazione

Sostituire con il nome dei certificati TIC

Ottima padronanza del linguaggio C;
Buona padronanza di VHDL e System Verilog
Buona padronanza di strumenti di prototipazione virtuale quali KiCad
Padronanza di strumenti quali Microwave Office, Cadence Virtuoso, ModelSim
Esperienza su Arduino, Raspberry

Altre competenze

Scrittura di romanzi (iniziata per puro interesse personale all'età di otto anni)
Suono il pianoforte (sono a livello early intermediate)

Patente di guida

B

Dati personali

Autorizzo il trattamento dei miei dati personali ai sensi del Decreto Legislativo 30 giugno 2003, n. 196 "Codice in materia di protezione dei dati personali".

Il sottoscritto dichiara di essere consapevole che il presente *curriculum vitae* sarà pubblicato sul sito istituzionale dell'Ateneo, nella Sezione "Amministrazione trasparente", nelle modalità e per la durata prevista dal d.lgs. n. 33/2013, art. 15.

Data Roma, 17/10/2025

f.to